

ELECTRONIC PART ASSEMBLY AND METHOD FOR MOUNTING THE SAME

Publication number: JP2001223455

Publication date: 2001-08-17

Inventor: MIYAGAWA HIDEKI; YAMAUCHI MASARU; NAKADA MIKIYA; SAKAI YOSHINORI; WADA YOSHINORI; MORI KAZUHIRO

Applicant: MATSUSHITA ELECTRIC IND CO LTD

Classification:

- international: **H01G4/228; H05K1/18; H01G4/228; H05K1/18;** (IPC1-7): H05K1/18; H01G4/228

- european:

Application number: JP20000029027 20000207

Priority number(s): JP20000029027 20000207

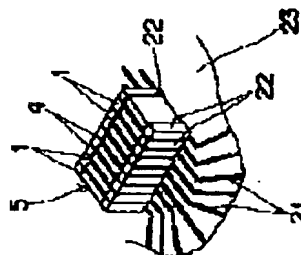
Report a data error here

Abstract of JP2001223455

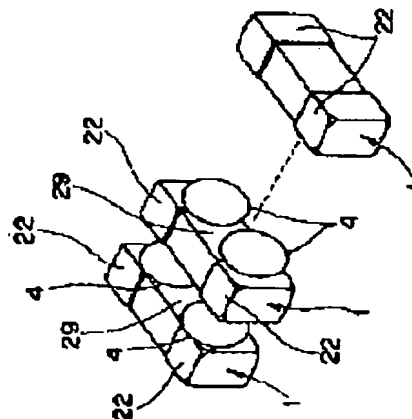
PROBLEM TO BE SOLVED: To provide an electronic part assembly for highly densely mounting chip parts on a body to be mounted in a short time without causing defectives due to positional deviation, and a method for manufacturing and mounting the same.

SOLUTION: In the electronic part assemblies 3 and 5 in which two or more rectangular chip parts having electrodes on both sides are stacked in the longitudinal direction of the parts, insulating layers 2 and 4 are provided between the respective stacked chip parts.

(B)



(A)



Data supplied from the esp@cenet database - Worldwide

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-223455

(P2001-223455A)

(43) 公開日 平成13年8月17日 (2001.8.17)

(51) Int.Cl. ⁷	識別記号	F I	テームコード* (参考)		
H 0 5 K	1/18	H 0 5 K	1/18	S	5 E 3 3 6
H 0 1 G	4/228	H 0 1 G	1/14	J	

審査請求 未請求 請求項の数22 O L (全 24 頁)

(21) 出願番号 特願2000-29027 (P2000-29027)

(22) 出願日 平成12年2月7日 (2000.2.7)

(71) 出願人 000005821

松下電器産業株式会社

大阪府門真市大字門真1006番地

(72) 発明者 宮川 秀規

大阪府門真市大字門真1006番地 松下電器
産業株式会社内

(72) 発明者 山内 大

大阪府門真市大字門真1006番地 松下電器
産業株式会社内

(74) 代理人 100062144

弁理士 青山 稔 (外2名)

最終頁に続く

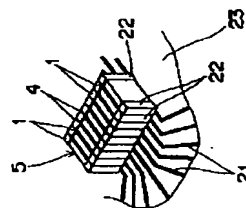
(54) 【発明の名称】 電子部品集合体及びその実装方法

(57) 【要約】

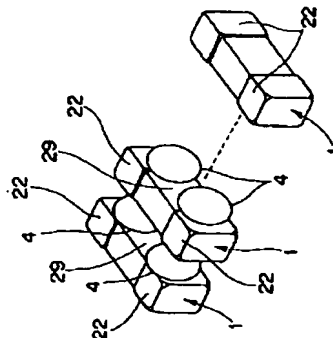
【課題】 位置ズレ不良を起こすことなく短時間でチップ部品を被実装体に高密度に実装できる電子部品集合体及びその製造方法及びその実装方法を提供する。

【解決手段】 両端に電極を有する直方体のチップ部品1が部品の長手方向に少なくとも2個以上積層された電子部品集合体3、5であって、積層される各チップ部品間に絶縁層を2、4有する。

(B)



(A)



【特許請求の範囲】

【請求項1】 少なくとも装着面と積層面とに電極（22）を有する直方体の電子部品（1）が上記電子部品の長手方向と直交する方向に少なくとも2個以上積層され、かつ、上記積層された電子部品の上記積層面の互いに対向する電極間が絶縁された状態で、上記積層された電子部品が互いに接着層（2、4、24、100、101、102、103）で固着されるようにしたことを特徴とする電子部品集合体。

【請求項2】 上記接着層は、上記積層された電子部品の上記積層面の互いに対向する電極に配置されて上記積層された電子部品の上記積層面の互いに対向する電極間を絶縁する絶縁層（102、103）と、上記積層された電子部品同士を固着させる接着剤（105）とを備えるようにした請求項1に記載の電子部品集合体。

【請求項3】 上記接着層は、上記積層された電子部品の上記積層面の互いに対向する電極間に配置されて上記積層された電子部品の上記積層面の互いに対向する電極間を絶縁し、かつ、上記積層された電子部品同士を固着する接着剤として機能する絶縁層（2、4、24、100、101）である請求項1に記載の電子部品集合体。

【請求項4】 上記接着層（2、4、24、100、101、102、103、105）は、シート状又は液状の絶縁性熱硬化性樹脂を加熱硬化されたものである請求項1～3のいずれか1つに記載の電子部品集合体。

【請求項5】 上記少なくとも1つの電子部品の平らな側面であって上記接着層が配置されていない面が、積層状態の上記電子部品を被実装体に実装するときに積層状態の上記電子部品を吸着保持する吸着面（3a、5a、7a、8a、27a）である請求項1～4のいずれか1つに記載の電子部品集合体。

【請求項6】 上記吸着面（3a、5a）は、隣接した上記複数の電子部品にまたがったそれらの電子部品の側面であり、かつ、その隣接した上記複数の電子部品間から上記接着層が突出していない側面である請求項1～5のいずれか1つに記載の電子部品集合体。

【請求項7】 請求項1～6のいずれか1つに記載の電子部品集合体同士を積層して構成される電子部品集合体。

【請求項8】 回路配線（6a）を有する補助シート（6）を備え、上記各電子部品の上記電極と上記回路配線の一端とが電気的に接続され、かつ上記補助シートの端部付近に上記回路各配線の他端が配置されている請求項1～7のいずれか1つに記載の電子部品集合体。

【請求項9】 上記電子部品の側面若しくは上下面に積層種類別用マーク（40）が付けられている請求項1～8のいずれか1つに記載の電子部品集合体。

【請求項10】 少なくとも装着面と積層面とに電極（22）を有する直方体の電子部品（1）の上記積層面の電極上に、熱硬化性樹脂の接着層（2、4、24、1

00、101、102、103）を配置し、

上記接着層を上記電子部品の上記積層面の上記電極間に介在させて、上記積層された電子部品の上記積層面の互いに対向する電極間が絶縁された状態で、接着層により上記電子部品の長手方向と直交する方向に少なくとも2個以上積層し、

上記接着層を加熱硬化させることにより、2個以上積層された上記電子部品を固着させるようにしたことを特徴とする、電子部品集合体の製造方法。

【請求項11】 上記接着層は、上記積層された電子部品の上記積層面の互いに対向する電極に配置されて上記積層された電子部品の上記積層面の互いに対向する電極間を絶縁する絶縁層（102、103）と、上記積層された電子部品同士を固着させる接着剤（105）とを備えるようにした請求項10に記載の電子部品集合体の製造方法。

【請求項12】 上記接着層は、上記積層された電子部品の上記積層面の互いに対向する電極間に配置されて上記積層された電子部品の上記積層面の互いに対向する電極間を絶縁し、かつ、上記積層された電子部品同士を固着する接着剤として機能する絶縁層（2、4、24、100、101）である請求項10に記載の電子部品集合体の製造方法。

【請求項13】 上記接着層（2、4、24、100、101、102、103、105）は、シート状又は液状の絶縁性熱硬化性樹脂を加熱硬化されたものである請求項10～12のいずれか1つに記載の電子部品集合体の製造方法。

【請求項14】 請求項10～13のいずれか1つに記載の電子部品集合体の製造方法により製造された電子部品集合体同士を積層して電子部品集合体を製造する電子部品集合体の製造方法。

【請求項15】 さらに、端部付近に回路配線（6a）の一端が接続されている補助シート（6）の上記回路配線の他端と上記各電子部品の上記電極とが電気的に接続されるようにした請求項10～14のいずれか1つに記載の電子部品集合体の製造方法。

【請求項16】 上記少なくとも絶縁層を上記電子部品に配置するとき、上記電子部品を一对の規制部材（41、42）により位置規正するようにした請求項10～15のいずれか1つに記載の電子部品集合体の製造方法。

【請求項17】 上記電子部品集合体を部品収納部材（83a）に収納するとき、上下方向に2個の積層された上記電子部品より構成する上記電子部品集合体を90度回転させて横方向に積層された状態として、上記電子部品集合体の実装時に電子部品集合体の吸着面を上面に向くようにしたのち、その状態で上記部品収納部材に収納するようにした請求項10～16のいずれか1つに記載の電子部品集合体の製造方法。

【請求項18】 複数の電子部品集合体の製造を同時に、かつ、連続的に行うようにした請求項10～17のいずれか1つに記載の電子部品集合体の製造方法。

【請求項19】 請求項10～18のいずれか1つに記載の電子部品集合体の製造方法により製造された電子部品集合体。

【請求項20】 請求項1～9及び19のいずれか1つに記載の電子部品集合体を部品保持部材(69)により保持したのち、被実装体(23)の所定位置に実装するようにした電子部品集合体の実装方法。

【請求項21】 上記少なくとも1つの電子部品の側面であって上記絶縁層が配置されていない面が、積層状態の上記電子部品を被実装体に実装するときに積層状態の上記電子部品を吸着保持する吸着面(3a, 5a, 7a, 8a, 27a)である請求項20に記載の電子部品集合体の実装方法。

【請求項22】 上記吸着面(3a, 5a)は、隣接した上記複数の電子部品にまたがったそれらの電子部品の側面であり、かつ、その隣接した上記複数の電子部品間から上記絶縁層が突出していない側面である請求項20又は21に記載の電子部品集合体の実装方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、両端に電極を有する直方体の電子部品(以後、単にチップ部品という。)が複数個積層された電子部品集合体、及び、当該電子部品集合体を製造する方法、及び、回路基板などの回路形成体や他の部品などの被実装体上に上記電子部品集合体を実装する電子部品集合体の実装方法に関するものである。

【0002】

【従来の技術】近年、回路基板へのチップ部品の実装面積を小さくする方法として、隣接するチップ部品間の距離を短縮するのが一般的である。

【0003】

【発明が解決しようとする課題】しかしながら、チップ部品間の距離を小さくする場合、チップ部品の実装工程において実装しようとするチップ部品が、吸着ノズルに対してチップ部品が僅かでもずれたまま吸着して実装しようすると、既に実装された他のチップ部品に物理的に接触してしまい、チップ部品の位置ズレ不良を引き起こすという問題があった。また、リカバリー、例えば、背の低い部品の実装をやり直すとき、背の低い部品は背の高い部品の横に実装することができなかった。また、実装するチップ部品数が増加すると、実装に要する時間が等差級数的に延びるという実装工程上での問題があった。

【0004】従って、本発明の目的は、上記問題を解決することによって、電子部品の位置ズレ不良を引き起こすことなく、被実装体への電子部品の実装面積を小さく

することができる電子部品集合体及び電子部品集合体の製造方法、及び、優れた品質の被実装体を製造することができる電子部品集合体の実装方法を提供することにある。

【0005】

【課題を解決するための手段】上記目的を達成するために、本発明は以下のように構成する。

【0006】本発明の第1態様によれば、少なくとも装着面と積層面とに電極を有する直方体の電子部品が上記電子部品の長手方向と直交する方向に少なくとも2個以上積層され、かつ、上記積層された電子部品の上記積層面の互いに対向する電極間が絶縁された状態で、上記積層された電子部品が互いに接着層で固着されるようにしたことを特徴とする電子部品集合体を提供する。

【0007】本発明の第2態様によれば、上記接着層は、上記積層された電子部品の上記積層面の互いに対向する電極に配置されて上記積層された電子部品の上記積層面の互いに対向する電極間を絶縁する絶縁層と、上記積層された電子部品同士を固着させる接着剤とを備えるようにした第1の態様に記載の電子部品集合体を提供する。

【0008】本発明の第3態様によれば、上記接着層は、上記積層された電子部品の上記積層面の互いに対向する電極間に配置されて上記積層された電子部品の上記積層面の互いに対向する電極間を絶縁し、かつ、上記積層された電子部品同士を固着する接着剤として機能する絶縁層である第1の態様に記載の電子部品集合体を提供する。

【0009】本発明の第4態様によれば、上記接着層は、シート状又は液状の絶縁性熱硬化性樹脂を加熱硬化されたものである第1～3のいずれか1つの態様に記載の電子部品集合体を提供する。

【0010】本発明の第5態様によれば、上記少なくとも1つの電子部品の平らな側面であって上記接着層が配置されていない面が、積層状態の上記電子部品を被実装体に実装するときに積層状態の上記電子部品を吸着保持する吸着面である第1～4のいずれか1つの態様に記載の電子部品集合体を提供する。

【0011】本発明の第6態様によれば、上記吸着面は、隣接した上記複数の電子部品にまたがったそれらの電子部品の側面であり、かつ、その隣接した上記複数の電子部品間から上記接着層が突出していない側面である第1～5のいずれか1つの態様に記載の電子部品集合体を提供する。

【0012】本発明の第7態様によれば、第1～6のいずれか1つの態様に記載の電子部品集合体同士を積層して構成される電子部品集合体を提供する。

【0013】本発明の第8態様によれば、回路配線を有する補助シートを備え、上記各電子部品の上記電極と上記回路配線の一端とが電気的に接続され、かつ上記補助

シートの端部付近に上記回路各配線の他端が配置されている第1～7のいずれか1つの態様に記載の電子部品集合体を提供する。

【0014】本発明の第9態様によれば、上記電子部品の側面若しくは上下面に積層種類別用マークが付けられている第1～8のいずれか1つの態様に記載の電子部品集合体を提供する。

【0015】本発明の第10態様によれば、少なくとも装着面と積層面とに電極を有する直方体の電子部品の上記積層面の電極上に、熱硬化性樹脂の接着層を配置し、
10 上記接着層を上記電子部品の上記積層面の上記電極間に介在させて、上記積層された電子部品の上記積層面の互いに対向する電極間が絶縁された状態で、接着層により上記電子部品の長手方向と直交する方向に少なくとも2個以上積層し、上記接着層を加熱硬化させることにより、2個以上積層された上記電子部品を固着させるようにしたことを特徴とする、電子部品集合体の製造方法を提供する。

【0016】本発明の第11態様によれば、上記接着層は、上記積層された電子部品の上記積層面の互いに対向する電極に配置されて上記積層された電子部品の上記積層面の互いに対向する電極間を絶縁する絶縁層と、上記積層された電子部品同士を固着させる接着剤とを備えるようにした第10の態様に記載の電子部品集合体の製造方法を提供する。

【0017】本発明の第12態様によれば、上記接着層は、上記積層された電子部品の上記積層面の互いに対向する電極間に配置されて上記積層された電子部品の上記積層面の互いに対向する電極間を絶縁し、かつ、上記積層された電子部品同士を固着する接着剤として機能する
30 絶縁層である第10の態様に記載の電子部品集合体の製造方法を提供する。

【0018】本発明の第13態様によれば、上記接着層は、シート状又は液状の絶縁性熱硬化性樹脂を加熱硬化されたものである第10～12のいずれか1つの態様に記載の電子部品集合体の製造方法を提供する。

【0019】本発明の第14態様によれば、第10～13のいずれか1つの態様に記載の電子部品集合体の製造方法により製造された電子部品集合体同士を積層して電子部品集合体を製造する電子部品集合体の製造方法を提供する。
40

【0020】本発明の第15態様によれば、さらに、端部付近に回路配線の一端が接続されている補助シートの上記回路配線の他端と上記各電子部品の上記電極とが電気的に接続されるようにした第10～14のいずれか1つの態様に記載の電子部品集合体の製造方法を提供する。

【0021】本発明の第16態様によれば、上記少なくとも絶縁層を上記電子部品に配置するとき、上記電子部品を一对の規制部材により位置規正するようにした第1
50

0～15のいずれか1つの態様に記載の電子部品集合体の製造方法を提供する。

【0022】本発明の第17態様によれば、上記電子部品集合体を部品収納部材に収納するとき、上下方向に2個の積層された上記電子部品より構成する上記電子部品集合体を90度回転させて横方向に積層された状態として、上記電子部品集合体の実装時に電子部品集合体の吸着面を上面に向くようにしたのち、その状態で上記部品収納部材に収納するようにした第10～16のいずれか1つの態様に記載の電子部品集合体の製造方法を提供する。

【0023】本発明の第18態様によれば、複数の電子部品集合体の製造を同時的に、かつ、連続的に行うようにした第10～17のいずれか1つの態様に記載の電子部品集合体の製造方法を提供する。

【0024】本発明の第19態様によれば、第10～18のいずれか1つの態様に記載の電子部品集合体の製造方法により製造された電子部品集合体を提供する。

【0025】本発明の第20態様によれば、第1～9及び19のいずれか1つの態様に記載の電子部品集合体を部品保持部材により保持したのち、被実装体の所定位置に実装するようにした電子部品集合体の実装方法を提供する。

【0026】本発明の第21態様によれば、上記少なくとも1つの電子部品の側面であって上記絶縁層が配置されていない面が、積層状態の上記電子部品を被実装体に実装するときに積層状態の上記電子部品を吸着保持する吸着面である第20の態様に記載の電子部品集合体の実装方法を提供する。

【0027】本発明の第22態様によれば、上記吸着面は、隣接した上記複数の電子部品にまたがったそれらの電子部品の側面であり、かつ、その隣接した上記複数の電子部品間から上記絶縁層が突出していない側面である第20又は21の態様に記載の電子部品集合体の実装方法を提供する。

【0028】

【発明の実施の形態】以下に、本発明にかかる実施の形態を図面に基づいて詳細に説明する。

【0029】本発明の第1実施形態にかかる電子部品集合体5及び電子部品集合体5の製造方法を以下に説明する。

【0030】電子部品集合体5は、図1(A)に示すように、複数の電子部品例えばチップ部品1、1をそれらの長手方向を並行に配置し、かつ、隣接するチップ部品1、1の積層面の電極22、22間に、液体状で、かつ、粘着性の絶縁層4、4を配置して互いに絶縁層4、4の有する粘着性でもって固着することにより、複数のチップ部品1、1を長手方向と直交する方向に、かつ、横方向に積層するように構成している。積層されるチップ部品1の個数は少なくとも2個以上の任意の数であ

る。上記チップ部品1は、一例として、少なくとも装着面と積層面とに電極22を有するものである。図示の例では、チップ部品1は、装着面と積層面以外にも、装着面に対向する面であって実装時の上面、装着面と積層面の両方に隣接するチップ部品端面に、それぞれ、電極22を有する。

【0031】絶縁層4は、電子部品集合体5を構成する各チップ部品1、1の電極22、22間に配置され、チップ部品電極22、22同士が電氣的に短絡するのを防止するために設けられている。この絶縁層4は、常温で粘着性を有し、かつ、加熱により化学的に接着性が発現する液状の熱硬化性樹脂、例えば、エポキシ系樹脂、アクリル系樹脂、シリコン系樹脂、ユリア系樹脂、ポリイミド系樹脂、又は、フェノール系樹脂等であれば良いが、電気特性に優れたエポキシ系樹脂が好適である。この場合の電子部品集合体5は、図1(A)に示すように、複数のチップ部品1、1をそれらの長手方向を並行に配置し、かつ、隣接するチップ部品1、1間の対向する面のいずれか一方の面又は両方の面の2つの電極22、22に、液状で、かつ、粘着性の絶縁性接着剤をそれぞれ塗布して絶縁層4、4をそれぞれ形成し、かつ、隣接するチップ部品1、1同士を互いに絶縁層4、4の有する粘着性でもって固着することにより、複数のチップ部品1、1を長手方向と直交する方向に、かつ、横方向に積層するように構成している。積層されるチップ部品1の個数は少なくとも2個以上の任意の数である。

【0032】このようにして構成された電子部品集合体5は、図1(B)に示すように、各チップ部品1の全電極22、…、22が露出する面を下にして、被実装体の一例としての回路基板23の回路21の所定の電極(図示せず)上に実装されて、電子部品集合体5の各チップ部品1の電極22が回路基板23の回路21の電極に電氣的にそれぞれ接続されるようにしている。

【0033】上記少なくとも1つの電子部品1の側面であって上記絶縁層4が配置されていない側面が、積層状態の上記電子部品1すなわち電子部品集合体5を回路基板23に実装するときに積層状態の上記電子部品1である電子部品集合体5を吸着保持する平らな吸着面5aとして機能するようにしている。また、後記するように、吸着ノズル69の外径が1つの電子部品1の側面の幅より大きいときには、上記吸着面5aは、隣接した上記複数の電子部品1、1、にまたがったそれらの電子部品1、1、の側面(図1(B)の上面)であり、かつ、その隣接した上記複数の電子部品1、1間から上記絶縁層4が突出していない側面とする。

【0034】上記電子部品集合体5を回路基板23に実装する電子部品集合体の実装方法について、図2及び図3を参照しながら説明する。ここでは、例として、電子部品集合体5について説明する。

【0035】まず、上記実装方法を実施することができ

る電子部品集合体実装装置すなわちチップ部品積層装置を図2を参照しながら説明する。この実装装置は、中央部に、チップ部品載置テーブル78をY方向にのみ移動可能なY方向移動装置81を配置し、Y方向移動装置81上に配置されたチップ部品載置テーブル78を挟んで、多数のチップ部品1を収納し、かつ、1個ずつテーブル78に供給可能な部品供給部70と、複数のチップ部品1、…、1が積層された電子部品集合体5を多数収納可能な電子部品集合体収納部83とを配置している。部品供給部70とテーブル78と電子部品集合体収納部83との間を移動可能に吸着ヘッド71がさらに備えている。

【0036】部品供給部70には、複数の部品供給カセット70a、…、70aが配置されている。各部品供給カセット70aには、公知のテープ部品が配置されている。すなわち、多数のチップ部品1、…、1をキャリアテープの多数の凹部に個別に収納し、カバーテープにより覆われた状態で、このようなテープ部品が部品供給カセット70aに組み込まれている。よって、公知のテープ部品供給形式と同様に、キャリアテープを所定ピッチ毎に送ることにより、カバーテープが外されて1つの凹部が部品取り出し部に露出され、吸着ノズル69により凹部内の1個のチップ部品1を吸着保持可能としている。

【0037】テーブル78は、真空吸引装置(図示せず)に連結された1個以上の多数の吸引孔78a、…、78aを貫通形成して、テーブル78上に載置されたチップ部品1を吸着保持可能なようにしている。テーブル78を大略水平に支持するY方向移動装置81は、モータ80の回転駆動によりネジ軸82が正逆回転され、ネジ軸82に螺合したナット(図示せず)に固定されたY方向移動装置本体81aがY方向に進退移動し、実装装置出入口85を介して、上記実装装置に隣接した硬化装置84内までも移動可能としている。Y方向移動装置81の部品供給部側には、CCDカメラなどから構成されるチップ部品認識装置79が配置され、吸着ノズル69により吸着されたチップ部品1の位置や底面の電極状態や外形などの部品認識を行うことができるようにしている。

【0038】吸着ヘッド71は、X方向移動装置75及びY方向移動装置74とを備えるXYロボット68によりXY方向に移動可能となっている。X方向移動装置75は、X方向駆動モータ77の正逆回転駆動によりネジ軸(図示せず)を正逆回転させて、ネジ軸に螺合したナット(図示せず)が固定されたY方向移動装置74をX方向に進退移動可能としている。Y方向移動装置74は、Y方向駆動モータ76の正逆回転駆動によりネジ軸(図示せず)を正逆回転させて、ネジ軸に螺合したナット(図示せず)が固定された吸着ヘッド71をY方向に進退移動可能としている。

【0039】吸着ヘッド71には、5本の吸着ノズル69、…、69がY方向沿いに備えられており、例えば、5個の部品供給カセット70a、…、70aから同時にチップ部品1、…、1を5本の吸着ノズル69、…、69で吸着保持してテーブル78に向けて搬送可能としている。吸着ヘッド71の端部には認識装置73が取り付けられて、テーブル78上のチップ部品1の位置や載置状態などを認識可能としている。なお、載置状態の認識情報は収納時の補正のために使用される。また、吸着ヘッド71の他方の端部には、一対の塗布ノズル72a、72aを有する絶縁性接着剤塗布装置72が配置されている。

【0040】電子部品集合体収納部83は、部品供給カセットと類似する構造を持つ部品収納部材の一例としての部品収納カセット83aを備え、テーブル78上で形成された電子部品集合体5、…、5を部品キャリアテープの多数の凹部に個別に収納したのち、カバーテープにより覆うようにしている。

【0041】このように構成された電子部品集合体実装装置は、5個のチップ部品1、…、1単位ごとにを同時に部品供給部70からテーブル78に搬送し、テーブル78上で5個の電子部品集合体5、…、5を同時に製造することができ、かつ、製造された5個の電子部品集合体5、…、5を同時に電子部品集合体収納部83に収納可能としている。しかしながら、理解しやすくするため、以下の説明では、1個の電子部品集合体5を製造して収納する場合について説明する。

【0042】まず、図5に示すように、ステップS11において、部品供給部70の部品供給カセット70aのキャリアテープの多数の凹部に個別に収納しているチップ部品1を吸着ノズル69で1個吸着保持して凹部から取り出したのち、吸着ヘッド71が部品供給カセット70aからチップ部品認識装置79に向けて移動する。

【0043】次いで、ステップS12において、吸着ノズル69で吸着保持されたチップ部品1をチップ部品認識装置79で認識して、チップ部品1の位置及び底面の電極22、22の状態の良否を判断する。電極22、22の状態が不良な場合には、吸着ノズル69で吸着保持されたチップ部品1をテーブル78に載置せずに廃棄して、再度、別のチップ部品1を吸着保持してチップ部品認識装置79で認識する。このとき、チップ部品1の厚みをさらに認識するようにしてもよい。

【0044】次いで、ステップS13において、チップ部品認識装置79での認識結果に基づき、吸着ノズル69で吸着保持されたチップ部品1をテーブル78に載置する。このとき、テーブル側では吸引孔78a、…、78aを通じて吸引が行われて、載置されたチップ部品1がテーブル78の表面に吸着保持される。

【0045】次いで、ステップS14において、吸着ヘッド71に設けられた認識装置73により、テーブル7

8上で吸着保持されたチップ部品1を認識して、チップ部品1の位置と載置状態を認識する。このとき、チップ部品1の上面は別のチップ部品1が積層される積層面となる。

【0046】次いで、ステップS15において、吸着ヘッド71に設けられた認識装置73での認識結果に基づき、図4に示すように、テーブル上で吸着保持されたチップ部品1の上面である積層面の両端部に、2本の接着剤塗布ノズル72a、72aから、所定量の接着剤4を塗布する。これにより、絶縁層4を形成する。図4に示すように、チップ部品1の上面の両電極22、22に接着剤をそれぞれ塗布すれば、積層のためのチップ部品1の接合と絶縁を同時に行うことができる。また、チップ部品1の上面の両電極22、22のみに塗布するものに限らず、チップ部品1の上面の全面に接着剤を塗布しても良いが、積層するチップ部品1との間を空けていた方が、発熱防止の為には良い。

【0047】次いで、ステップS16において、吸着ヘッド71に設けられた認識装置73により、再度、テーブル78上のチップ部品1の位置及び接着剤塗布状態を認識する。吸着ヘッド71に設けられた認識装置73での認識結果に基づき、所定量の接着剤がチップ部品1の所定位置に塗布されたか否か判断し、不十分な場合には、例えば、再度、接着剤の塗布を行ったり、又は、チップ部品1の廃棄などを行う。十分な場合には、次のステップに進む。

【0048】次いで、ステップS17において、次のチップ部品1を吸着保持して取り出す。すなわち、部品供給部70の部品供給カセット70aのキャリアテープの凹部のチップ部品1を吸着ノズル69で1個吸着保持して凹部から取り出したのち、吸着ヘッド71が部品供給カセット70aからチップ部品認識装置79に向けて移動する。

【0049】なお、ステップS15及びステップS16と、ステップS17とはそれぞれ必要な装置又は部材を配置して同時に行うようにしてもよい。

【0050】次いで、ステップS18において、吸着ノズル69で吸着保持されたチップ部品1をチップ部品認識装置79で認識して、チップ部品1の位置及び底面の電極22、22の状態の良否を判断する。電極22、22の状態が不良な場合には、吸着ノズル69で吸着保持されたチップ部品1をテーブル78に載置せずに廃棄して、再度、別のチップ部品1を吸着保持してチップ部品認識装置79で認識する。電極22、22の状態が良好な場合にはステップS19に進む。このとき、チップ部品1の厚みをさらに認識するようにしてもよい。

【0051】次いで、ステップS19において、図5に示すように、吸着ノズル69で吸着保持されたチップ部品1をテーブル78上のチップ部品1の上に接着剤の絶縁層4を介して実装する。このとき、テーブル側に載置

されているチップ部品1は吸引孔78a、…、78aを通じて吸引が続けて行われてテーブル78の表面に吸着保持されたままとする。

【0052】次いで、ステップS20において、接着剤の絶縁層4を硬化する。すなわち、Y方向移動装置81により、テーブル78を載置したY方向移動装置本体81aがY方向の硬化装置側に進み、実装装置出入り口85を介して、上記実装装置に隣接した硬化装置84内に入る。この硬化装置84内において、接着剤の絶縁層4が加熱されて硬化されて、2つのチップ部品1、1が固着される。硬化後、Y方向移動装置81により、テーブル78を載置したY方向移動装置本体81aがY方向沿いに硬化装置側から、実装装置出入り口85を介して、上記実装装置内に戻る。

【0053】次いで、ステップS21において、さらに積層すべきチップ部品1があるか否かを判断する。すなわち、3個以上のチップ部品1を積層するか否かを判断する。チップ部品1を3個以上積層する場合にはステップS14に戻り、図8(A)に示すように、ステップS14からステップS21を繰り返す。チップ部品1が3個未満すなわち2個の場合にはステップS22に進む。

【0054】次いで、ステップS22において、図6に実線で示すように、吸着ブロック90の吸着面90aで2個の積層されたチップ部品1、1の側面を吸着する。吸着面90aには、真空吸引装置(図示せず)に連結された多数の吸着孔(図示せず)が設けられており、吸着孔により、2個の積層されたチップ部品1、1の側面を吸着する。

【0055】次いで、ステップS23において、吸着ブロック90がシリンダなどの回転駆動装置(図示せず)により、吸着面90aに2個の積層されたチップ部品1、1の側面を吸着したまま、図6に実線の状態から2点鎖線の状態のように90度回転する。この結果、2個の積層されたチップ部品1、1の2つの側面すなわち電子部品集合体5の吸着面5aが上向きに位置するようになる。すなわち、2個の積層されたチップ部品1、1より構成する電子部品集合体5を90度回転することにより、電子部品集合体5の実装時に電子部品集合体5の吸着面5aを吸着ノズル69で吸着すれば、電子部品集合体5の全ての電極22、…、22を回路基板23に対向させることができ、従来の実装方法のまま、狭隣接実装が可能になる。

【0056】次いで、ステップS24において、図7に示すように、電子部品集合体5の吸着面5aを吸着ノズル69により吸着して保持する。

【0057】次いで、ステップS25において、Y方向移動装置81の部品供給部側に配置されたチップ部品認識装置79により、電子部品集合体5の底面すなわち2個の積層されたチップ部品1、1の各2つの電極22、

22の状態を認識する。電極22、22の状態が不良な場合には、次のステップに進まず、すなわち、吸着ノズル69で吸着保持された電子部品集合体5を電子部品集合体収納部83に収納せずに廃棄する。電極22、22の状態が良好な場合にはステップS26に進む。このとき、絶縁性を確認するため、例えば、隣接するチップ部品1、1の各2つの電極22、22にプローブを接触させて導通が無いかなんかを検査するようにしてもよい。

【0058】次いで、ステップS26において、吸着ノズル69で吸着保持された電子部品集合体5を、電子部品集合体収納部83の部品収納カセット83aの凹部に収納したのち、カバーテープにより覆う。

【0059】このようにして、複数のチップ部品1、1から電子部品集合体5を形成して電子部品集合体収納部83に収納することにより、電子部品集合体5の製造を完了する。

【0060】なお、4個等のチップ部品1、…、1より電子部品集合体5を構成する場合には、図8(B)に示すように、積層された2個チップ部品1、1の上に、積層された2個チップ部品1、1を積層した方が、1個ずつ合計4個のチップ部品1、…、1を積層する場合と比較して、チップ部品1、…、1の安定性が良くなり、積層したときのチップ部品1のガタツキを抑えることができる。

【0061】また、チップ部品1は、例えば、長さ1.0mm×縦0.5mm×横0.2mmのように微小であるため、各動作の前には上記したようにチップ部品1の位置を確認しておいた方が各動作を円滑に、かつ、確実に行うことができて好適である。

【0062】上記したように製造された電子部品集合体5、…、5を実装するとき、従来公知の電子部品実装装置(図示せず)を使用して、従来のチップ部品1を1個ずつ部品供給カセットから吸着保持して位置などの認識後、回路基板などに実装する場合と同様に、電子部品集合体5を1個ずつ部品供給カセット(図2の部品収納カセット83aに相当)から吸着保持して位置などの認識後、回路基板などに実装すればよい。

【0063】上記第1実施形態によれば、複数のチップ部品1、…、1をそれぞれ個別に回路基板23に実装するのではなく、複数のチップ部品1、…、1を互いに長手方向と直交する方向に、かつ、横方向に積層し、かつ、隣接したチップ部品1、1の電極22、22間には絶縁層4、4として絶縁性接着剤を配置して隣接したチップ部品1、1を互いに固着して電子部品集合体5を構成しているため、複数のチップ部品1、…、1間の位置ズレを防止することができ、かつ、実装面積を小さくすることができる。また、隣接したチップ部品1、1の電極22、22間には絶縁層4、4として絶縁性接着剤を配置し、隣接したチップ部品1、1の電極22、22以外の部分には絶縁層4がなく、放熱用空間29が確保で

きるため、チップ部品 1, 1 の発熱時に放熱作用を行わせることができる。

【0064】また、電子部品集合体 5 を収納するとき、上下方向に 2 個の積層されたチップ部品 1, 1 より構成する電子部品集合体 5 を 90 度回転させて横方向に積層された状態として電子部品集合体 5 の実装時に電子部品集合体 5 の吸着面 5 a を上面に向くようにしたので、その状態で部品収納部 8 3 に収納するようにしたので、電子部品集合体 5 の実装時に電子部品集合体 5 の吸着面 5 a を吸着ノズル 6 9 で吸着すれば、電子部品集合体 5 の全ての電極 2 2, …, 2 2 を回路基板 2 3 に対向させることができ、従来の実装方法のまま、狭隣接実装が可能になる。

【0065】また、複数のチップ部品 1, …, 1 で構成される電子部品集合体 5 を 1 つの部品として取り扱うことにより回路基板 2 3 などに実装することができるため、複数のチップ部品 1, …, 1 をそれぞれ実装する場合と比較して、実装工程に要する時間が短縮できる。

【0066】また、電子部品集合体 5 を回路基板 2 3 などに実装するとき電子部品集合体 5 を 90 度回転させようとすると実装ヘッドの構造が複雑化する。このため、他の電子部品と同様に実装できるように、上記第 1 実施形態では電子部品集合体 5 を予め 90 度回転して収納しておき、電子部品集合体吸着時には他の電子部品と同様に吸着できるようにした方が良い。なお、回路基板 2 3 の回路 2 1 のランド 2 1 a はチップ部品 1 が狭隣接になっている為、ショート等を起こさない為に、図 1 7 に示すようにチップ部品 1 の電極 2 2 の幅 W よりランド 2 1 a の幅 V を小さく（狭く）する必要がある。

【0067】また、チップ部品 1 を吸着する吸着ノズル 6 9 は、外径が小さくなるほど製作が困難であり、かつ、ゴミ等の影響を受けやすくなるので小さくするのは現実的に困難であるため、図 1 8 (B) の従来の実装状態のように 1 個のチップ部品 1 の幅より吸着ノズル 6 9 の外径が大きいためはみ出してしまう部分がある。このような状態でチップ部品 1 を吸着ノズル 6 9 で吸着したのち回路基板などに実装すると、吸着ノズル 6 9 のはみ出した部分が、既に回路基板に実装されている他の部品 1 に当たらないようにする必要があり、チップ部品 1 を狭隣接ピッチで実装するのに一番問題となる点である。

【0068】これに対して、上記第 1 実施形態では、図 1 8 (A) に示すように、チップ部品 1, …, 1 が積層されて構成された電子部品集合体 5 の実装は、電子部品集合体 5 においてチップ部品 1, …, 1 自体が既に狭隣接ピッチに配置され、かつ、固着されてる上に、吸着ノズル 6 9 により吸着可能な吸着面 5 a を 1 個のチップ部品 1 の幅より大きく、具体的には、複数のチップ部品 1, 1 の幅まで大きくすることができるので、実装動作が安定して行える。また、吸着ノズル 6 9 と既に実装された他の部品との接触が無くなる為、チップ部品 1, 1

同士の狭隣接ピッチでの実装が可能になる。

【0069】なお、本発明は上記実施形態に限定されるものではなく、その他種々の態様で実施できる。

【0070】例えば、図 9 のように、積層後に又は積層前に又は積層動作中に、チップ部品 1 の側面若しくは上下面に積層種類別用マーク 4 0 を付けておくと、積層により部品名称が見えなくなった積層チップ部品 1 でも、積層種類別用マーク 4 0 を認識することにより種類を確認することができる。また、積層個数や容量などの特性情報を表示するマークを設けたり、上記積層種類別用マーク 4 0 内に含めたりすることもできる。

【0071】また、上記第 1 実施形態では、チップ部品 1 に段差を無くして言い換えればチップ部品 1 に位置ズレを起こすことなくチップ部品 1, 1 同士を積層する為に認識動作を多用しているが、図 1 0 のように、テーブル 7 8 上でチップ部品 1 の外形を一对の規制部材 4 1, 4 2 により規正することもできる。すなわち、テーブル 7 8 上で移動可能な第 1 規制部材 4 1 には、チップ部品 1 の側面を規制する規制縁部 4 1 a と、チップ部品 1 の一端の端面に係止する係止突起 4 1 b とを備える。テーブル 7 8 上で移動可能、かつ、第 1 規制部材 4 1 に接離可能な第 2 規制部材 4 2 には、チップ部品 1 の上記側面と対向する側面を規制する規制縁部 4 2 a と、チップ部品 1 の他端の端面に係止する係止突起 4 2 b とを備える。第 1 規制部材 4 1 の規制縁部 4 1 a によりチップ部品 1 の側面を規制するとともに係止突起 4 1 b によりチップ部品 1 の一端の端面に係止した状態で、第 2 規制部材 4 2 を図 1 0 の二点鎖線の位置から実線の位置まで第 1 規制部材 4 1 に接近させて、第 2 規制部材 4 2 の規制縁部 4 2 a によりチップ部品 1 の上記対向側面を規制するとともに係止突起 4 2 b によりチップ部品 1 の他端の端面に係止させる。これにより、チップ部品 1 は、第 1 規制部材 4 1 と第 2 規制部材 4 2 との間の隙間 4 3 内に挟み込まれて、チップ部品 1 の幅方向には、第 1 規制部材 4 1 と第 2 規制部材 4 2 の両方の規制縁部 4 1 a, 4 2 a により規制されると同時に、チップ部品 1 の長手方向には、第 1 規制部材 4 1 と第 2 規制部材 4 2 の両方の係止突起 4 1 b, 4 2 b により規制されて、チップ部品 1 の位置が規制される。

【0072】このようにチップ部品 1 が位置規制されることにより、チップ部品 1 の位置を精度良く検出して認識時間を削減することが可能となる。また、全ての動作を第 1 規制部材 4 1 と第 2 規制部材 4 2 とによる規正状態で行わず、初めのチップ部品 1 の規正位置を認識しておけば、チップ部品 1 の外形規正の教示も容易になる。よって、全ての動作を規制状態で行うか、一部の動作のみ規制状態で行うかは、生産性の観点及び機種切替え等の観点から有効な方法を選択すれば良い。

【0073】また、複数のチップ部品 1, …, 1 から電子部品集合体 5 を 1 個ずつ連続的な工程により製造する

ものに限らず、図 11 (A), (B) のように、複数個のチップ部品 1, ..., 1 の積層すなわち複数の電子部品集合体 5, ..., 5 の製造を同時的、かつ、連続的に行うようにしてもよい。すなわち、図 11 (A) に示すように、テーブル 78 上に移動可能に配置した 2 つの規制板 44, 44 間の隙間 45 内に、部品供給部 70 から複数個のチップ部品 1, ..., 1 を逐次吸着保持して挿入したのち、絶縁性接着剤塗布装置 72 の塗布ノズル 72 a, 72 a により絶縁性接着剤の塗布を行い、次いで、硬化装置 84 により絶縁性接着剤を硬化させ、シリンダなどの回転駆動装置を使用したり若しくは搬送通路をねじることにより若しくは吸着ブロックなどで吸着して 90 度回転させ、又は、90 度回転するように倒したのち規制させ、最後に、図 11 (B) に示すように、製造された電子部品集合体 5 を取り出して電子部品集合体収納部 83 に収納する。このように、テーブル 78 上の隙間 45 内への挿入動作、絶縁性接着剤の塗布動作、認識動作、電子部品集合体 5 の取り出し及び収納動作を同時的に行うようにして、生産性を向上させるようにしてもよい。なお、テーブル 78 上において、2 つの規制板 44, 44 間の隙間 45 は、少なくとも 1 つの規制板 44 が移動することによりチップ部品 1 の幅に応じて調整可能とする。

【0074】また、上記第 1 実施形態の変形例として、キャリアとして補助シート 6 を使用して、積層されたチップ部品 1, ..., 1 を上下方向に積層された状態で回路基板 23 に実装するようにしてもよい。すなわち、キャリア型電子部品集合体 8 は、図 12 (A) ~ (C) に示すように、回路配線 6 a を有するキャリアとしての補助シート 6 が、上記電子部品集合体 5 の各チップ部品 1 の電極 22, 22 と上記回路配線 6 a の各一端とが電氣的にそれぞれ接続され、かつ上記補助シート 6 の下端部付近に上記回路各配線 6 a の他端が配置されて構成されている。上記回路各配線 6 a の他端が回路基板 23 の回路 21 の所定の電極に電氣的に接続されるように、回路基板 23 上にその厚み方向に上記複数のチップ部品 1, ..., 1 が積層されるように実装する。なお、キャリア型電子部品集合体 8 を回路基板 23 に実装するときには、吸着ノズル 69 により、最上層のチップ部品 1 の両端の電極 22, 22 間の中間部の平らな吸着面 8 a を吸着保持するようにすればよい。また、各回路配線 6 a は相互に独立していてもよいし、部分的に相互に接続されていてもよい。

【0075】キャリア型電子部品集合体 8 を構成する回路配線 6 a を有する補助シート 6 として用いられる材質には、特に制約はないが、ポリイミド系樹脂やエポキシ系樹脂等の電気絶縁性に優れたものが好適である。

【0076】隣接して独立して実装されるチップ部品間の距離を短縮して回路基板の実装面積を小さくする方法を考えた場合、回路基板の表面沿いの方向に限られる。

これに対して、第 1 実施形態の変形例のキャリア型電子部品集合体 8 では、回路基板 23 上にその表面沿いの方向とは直交する方向に上記複数のチップ部品 1, ..., 1 が積層されるように実装することができて、回路基板 23 上での実装面積を小さくすることができる。すなわち、回路基板 23 上にその厚み方向に上記複数のチップ部品 1, ..., 1 が積層されるため、回路基板 23 上での実装面積は 1 個のチップ部品 1 の場合とさほど変わらず、回路基板 23 上での実装面積をさらに小さくすることができる。

【0077】また、絶縁層は液状のものに限らず、以下に記載するようなシート状であってもよい。すなわち、本発明の第 2 実施形態にかかる電子部品集合体 3 及び電子部品集合体 3 の製造方法を以下に説明する。

【0078】電子部品集合体 3 は、図 13 (A) に示すように、複数のチップ部品 1, 1 をそれらの長手方向を並行に配置し、かつ、隣接するチップ部品 1, 1 の電極 22, 22 間に、シート状で、かつ、粘着性の絶縁層 2, 2 を配置して互いに絶縁層 2, 2 の有する粘着性をもってチップ部品 1, 1 を固着することにより、複数のチップ部品 1, 1 を長手方向と直交する方向に、かつ、横方向に積層するように構成している。積層されるチップ部品 1 の個数は少なくとも 2 個以上の任意の数である。

【0079】絶縁層 2 は、電子部品集合体 3 を構成する各チップ部品 1, 1 の電極 22, 22 間に配置され、チップ部品電極 22, 22 同士が電氣的に短絡するのを防止するために設けられている。この絶縁層 2 は、常温で粘着性を有し、かつ、加熱により化学的に接着性が発現するシート状の熱硬化性樹脂、例えば、エポキシ系樹脂、アクリル系樹脂、シリコン系樹脂、又は、フェノール系樹脂等であれば良いが、電気特性に優れたエポキシ系樹脂が好適である。

【0080】上記少なくとも 1 つの電子部品 1 の側面であって上記絶縁層 2 が配置されていない側面が、積層状態の上記電子部品 1 を回路基板 23 に実装するときに積層状態の上記電子部品 1 を吸着保持する平らな吸着面 3 a として機能するようにしている。また、吸着ノズル 69 の外径が 1 つの電子部品 1 の側面の幅より大きいときには、上記吸着面 3 a は、隣接した上記複数の電子部品 1, 1, にまたがったそれらの電子部品 1, 1, の側面であり、かつ、その隣接した上記複数の電子部品 1, 1 間から上記絶縁層 2 が突出していない側面とする。

【0081】このようにして構成された電子部品集合体 3 は、図 13 (B) に示すように、各チップ部品 1 の全電極 22, ..., 22 が露出する面を下にして、被実装体の一例としての回路基板 23 の回路 21 の所定の電極（図示せず）上に実装されて、電子部品集合体 3 の各チップ部品 1 の電極 22 が回路基板 23 の回路 21 の電極に電氣的に接続されるようにしている。

【0082】図14は、シート状絶縁層2、2を用いて複数のチップ部品1、…、1を積層して電子部品集合体3を製造する方法を示すフローチャートである。

【0083】まず、図14に示すように、ステップS31において、部品供給部70の部品供給カセット70aのキャリアテープの多数の凹部に個別に収納しているチップ部品1を吸着ノズル69で1個吸着保持して凹部から取り出したのち、吸着ヘッド71が部品供給カセット70aからチップ部品認識装置79に向けて移動する。なお、このとき、部品供給部70の部品供給カセット70aのキャリアテープの多数の凹部に個別に収納している複数個のチップ部品1を、複数個の吸着ノズル69で同時的に吸着保持して凹部から取り出したのち、吸着ヘッド71が部品供給カセット70aからチップ部品認識装置79に向けて移動して、順に、以下の動作を行うようにしてもよい。

【0084】次いで、ステップS32において、吸着ノズル69で吸着保持されたチップ部品1をチップ部品認識装置79で認識して、チップ部品1の位置及び底面の電極22、22の状態の良否を判断する。電極22、22の状態が不良な場合には、吸着ノズル69で吸着保持されたチップ部品1をテーブル78に載置せずに廃棄して、再度、別のチップ部品1を吸着保持してチップ部品認識装置79で認識する。このとき、チップ部品1の厚みも認識するようにしてもよい。

【0085】次いで、ステップS33において、チップ部品認識装置79での認識結果に基づき、吸着ノズル69で吸着保持されたチップ部品1をテーブル78に載置する。このとき、テーブル側では吸引孔78a、…、78aを通じて吸引が行われて、載置されたチップ部品1がテーブル78の表面に吸着保持される。このとき、接着剤などを付ける前に、チップ部品1を認識して位置ズレ量を検出するようにしてもよい。

【0086】次いで、ステップS34において、シート状絶縁層吸着保持部材（図示せず）により吸着保持されたシート状絶縁層2をチップ部品1の上面に接触させて、加圧・加熱して、転写すなわち貼付ける。

【0087】次に、S35において、吸着ヘッド71に設けられた認識装置73により、テーブル78上で吸着保持されたチップ部品1を認識して、チップ部品1の位置と載置状態及びシート状絶縁層2の状態を認識する。このとき、チップ部品1の上面は別のチップ部品1が積層される積層面となる。

【0088】次に、S36において、次のチップ部品1を吸着保持して取り出す。すなわち、部品供給部70の部品供給カセット70aのキャリアテープの凹部のチップ部品1を吸着ノズル69で1個吸着保持して凹部から取り出したのち、吸着ヘッド71が部品供給カセット70aからチップ部品認識装置79に向けて移動する。

【0089】次に、S37において、吸着ノズル69で

吸着保持されたチップ部品1をチップ部品認識装置79で認識して、チップ部品1の位置及び底面の電極22、22の状態の良否を判断する。電極22、22の状態が不良な場合には、吸着ノズル69で吸着保持されたチップ部品1をテーブル78に載置せずに廃棄して、再度、別のチップ部品1を吸着保持してチップ部品認識装置79で認識する。電極22、22の状態が良好な場合にはステップS38に進む。このとき、チップ部品1の厚みも認識するようにしてもよい。

【0090】次に、S38において、図5と同様に、吸着ノズル69で吸着保持されたチップ部品1をテーブル78上のチップ部品1の上にシート状絶縁層2を介して実装する。このとき、テーブル側に載置されているチップ部品1は吸引孔78a、…、78aを通じて吸引が続けられてテーブル78の表面に吸着保持されたままとする。

【0091】次に、S39において、加熱・加圧して、シート状絶縁層2を介してチップ部品1、1を接合する。加熱・加圧は、吸着ヘッドに備えられた加熱・加圧装置を使用して加熱・加圧を行うようにしたり、接着剤硬化装置の横に別のステーションを備えて、当該ステーションに配置された加熱・加圧装置で加熱・加圧を行うようにしてもよい。また、加熱を行わずに、加圧だけ行うようにしてもよい。

【0092】次に、S40において、さらに積層すべきチップ部品1があるか否かを判断する。すなわち、3個以上のチップ部品1を積層するか否かを判断する。チップ部品1を3個以上積層する場合にはステップS35に戻り、図8（A）と同様に、ステップS35からステップS40を繰り返し行う。チップ部品1が3個未満すなわち2個の場合にはステップS41に進む。

【0093】次に、S41において、図6と同様に、吸着ブロック90の吸着面90aで2個の積層されたチップ部品1、1の側面を吸着する。吸着面90aには、真空吸引装置（図示せず）に連結された多数の吸着孔（図示せず）が設けられており、吸着孔により、2個の積層されたチップ部品1、1の側面を吸着する。

【0094】次に、S42において、吸着ブロック90がその回転駆動装置（図示せず）により、吸着面90aに2個の積層されたチップ部品1、1の側面を吸着したまま、図6と同様に、90度回転する。この結果、2個の積層されたチップ部品1、1の2つの側面すなわち電子部品集合体3の吸着面3aが上向きに位置するようになる。すなわち、2個の積層されたチップ部品1、1より構成する電子部品集合体3を90度回転することにより、電子部品集合体3の実装時に電子部品集合体3の吸着面3aを吸着ノズル69で吸着すれば、電子部品集合体3の全ての電極22、…、22を回路基板23に対向させることができ、従来の実装方法のまま、狭隣接実装が可能になる。

【0095】次に、S43において、図7と同様に、電子部品集合体3の吸着面3aを吸着ノズル69により吸着して保持する。

【0096】次に、S44において、Y方向移動装置81の部品供給部側に配置されたチップ部品認識装置79により、電子部品集合体3の底面すなわち2個の積層されたチップ部品1、1の2つの電極22、22の状態を認識する。電極22、22の状態が不良な場合には、次のステップに進まず、すなわち、吸着ノズル69で吸着保持された電子部品集合体3を電子部品集合体収納部83に収納せずに廃棄する。電極22、22の状態が良好な場合にはステップS45に進む。このとき、絶縁性を確認するため、例えば、隣接するチップ部品1、1の各2つの電極22、22にプローブを接触させて導通が無いか否かを検査するようにしてもよい。

【0097】次に、S45において、吸着ノズル69で吸着保持された電子部品集合体3を、電子部品集合体収納部83の部品収納カセット83aの凹部に収納したのち、カバーテープにより覆う。

【0098】このようにして、複数のチップ部品1、1から電子部品集合体3を製造して電子部品集合体収納部83に収納する。

【0099】なお、4個等のチップ部品1、…、1より電子部品集合体3を構成する場合には、図8(B)と同様に、積層された2個チップ部品1、1の上に、積層された2個チップ部品1、1を積層した方が、1個ずつ合計4個のチップ部品1、…、1を積層する場合と比較して、チップ部品1、…、1の安定性が良くなり、積層したときのチップ部品1のガタツキを抑えることができる。

【0100】また、チップ部品1は、例えば、長さ1.0mm×縦0.5mm×横0.2mmのように微小であるため、各動作の前には上記したようにチップ部品1の位置を確認しておいた方が各動作を円滑に、かつ、確実に行うことができて好適である。

【0101】上記第2実施形態によれば、複数のチップ部品1、…、1をそれぞれ個別に回路基板23に実装するのではなく、複数のチップ部品1、…、1を互いに長手方向と直交する方向に、かつ、横方向に積層し、かつ、隣接したチップ部品1、1の電極22、22間にはシート状絶縁層2、2を配置して隣接したチップ部品1、1を互いに固着して電子部品集合体3を構成しているため、複数のチップ部品1、…、1間の位置ズレを防止することができ、かつ、実装面積を小さくすることができる。また、隣接したチップ部品1、1の電極22、22間にはシート状絶縁層2、2を配置し、隣接したチップ部品1、1の電極22、22以外の部分にはシート状絶縁層2がなく、放熱用空間29が確保できるため、チップ部品1、1の発熱時に放熱作用を行わせることができる。

【0102】また、電子部品集合体3を収納するとき、上下方向に2個の積層されたチップ部品1、1より構成する電子部品集合体3を90度回転させて横方向に積層された状態として電子部品集合体3の実装時に電子部品集合体3の吸着面3aを上面向くようにしたので、その状態で部品収納部83に収納するようにしたので、電子部品集合体3の実装時に電子部品集合体3の吸着面3aを吸着ノズル69で吸着すれば、電子部品集合体3の全ての電極22、…、22を回路基板23に対向させることができ、従来の実装方法のまま、狭隣接実装が可能になる。

【0103】また、複数のチップ部品1、…、1で構成される電子部品集合体3を実装するため、複数のチップ部品1、…、1をそれぞれ実装する場合と比較して、実装工程に要する時間が短縮できる。

【0104】また、電子部品集合体3を回路基板23などに実装するとき電子部品集合体3を90度回転させようとすると実装ヘッドの構造が複雑化する。このため、他の電子部品と同様に実装できるように、上記第2実施形態では電子部品集合体3を予め90度回転して収納しておき、電子部品集合体吸着時には他の電子部品と同様に吸着できるようにした方がよい。なお、回路基板23の回路21のランド21aはチップ部品1が狭隣接になっている為、ショート等を起こさない為に、図17に示すようにチップ部品1の電極22の幅Wよりランド21aの幅Vを小さく（狭く）する必要がある。

【0105】また、チップ部品1を吸着する吸着ノズル69は、外径が小さくなるほど製作が困難であり、かつ、ゴミ等の影響を受けやすくなるので小さくするのは現実的に困難であるため、図18(B)の従来の実装状態のように1個のチップ部品1の幅より吸着ノズル69の外径が大きいためはみ出してしまう部分がある。このような状態でチップ部品1を吸着ノズル69で吸着したのち回路基板などに実装すると、吸着ノズル69のはみ出した部分が、既に回路基板に実装されている他の部品1に当たらないようにする必要があり、チップ部品1を狭隣接ピッチで実装するのに一番問題となる点である。

【0106】これに対して、上記第2実施形態では、図18(A)に示すように、チップ部品1、…、1が積層されて構成された電子部品集合体3の実装は、電子部品集合体3においてチップ部品1、…、1自体が既に狭隣接ピッチに配置され、かつ、固着されてる上に、吸着ノズル69により吸着可能な吸着面3aを1個のチップ部品1の幅より大きく、具体的には、複数のチップ部品1、1の幅まで大きくすることができるので、実装動作が安定して行える。また、吸着ノズル69と既に実装された他の部品との接触が無くなる為、チップ部品1、1同士の狭隣接ピッチでの実装が可能になる。

【0107】上記第2実施形態において、シート状絶縁層2、2でチップ部品1、1を接合する具体例として

は、図15のように、加熱することにより粘着性を発揮する絶縁性粘着フィルム33を使用して、チップ部品1に絶縁層2が必要な箇所に必要な分だけ貼り付けることができる。すなわち、送りリール30から巻き戻した絶縁性粘着フィルム33を介して、加熱加圧ツール32を下向きに加熱しながらチップ部品1に押し付ける。これにより、加熱加圧ツール32の2つの加圧部32a、32aで絶縁性粘着フィルム33の一部をチップ部品1の電極22、22に熱圧着して切断（溶断）して貼り付けるとともに、切断（溶断）した部分は、所定ピッチだけ送られて巻取りリール31で巻取ることにより、次のチップ部品1の貼り付けが行えるようにして、連続的に絶縁層2、2を形成できるようにしてもよい。

【0108】又、別の具体例として、図16のように、ベースフィルム34の下面に粘着層35を配置し、ベースフィルム34及び粘着層35を介して、加圧シール36によりチップ部品1に向けて加圧することにより、粘着層35の一部をチップ部品1の電極22、22に熱圧着して転写するとともに、転写した部分は、所定ピッチだけ送られて巻取りリール31で巻取ることにより、次のチップ部品1の転写が行えるようにして、連続的に絶縁層2、2を形成できるようにしてもよい。

【0109】また、上記第2実施形態の変形例として、キャリアとして補助シート6を使用して、積層されたチップ部品1、…、1を上下方向に積層された状態で回路基板23に実装するようにしてもよい。すなわち、キャリア型電子部品集合体7は、図19（A）～（C）に示すように、回路配線6aを有するキャリアとしての補助シート6が、上記電子部品集合体3の各チップ部品1の電極22、22と上記回路配線6aの各一端とが電氣的にそれぞれ接続され、かつ上記補助シート6の下端部付近に上記回路各配線6aの他端が配置されて構成されている。上記回路各配線6aの他端が回路基板23の回路21の所定の電極に電氣的に接続されるように、回路基板23上にその厚み方向に上記複数のチップ部品1、…、1が積層されるように実装する。なお、キャリア型電子部品集合体7を回路基板23に実装するときには、吸着ノズル69により、最上層のチップ部品1の両端の電極22、22間の中間部の平らな吸着面7aを吸着保持するようにすればよい。また、各回路配線6aは相互に独立していてもよいし、部分的に相互に接続されていてもよい。

【0110】キャリア型電子部品集合体7を構成する回路配線6aを有する補助シート6として用いられる材質には、特に制約はないが、ポリイミド系樹脂やエポキシ系樹脂等の電気絶縁性に優れたものが好適である。

【0111】従来、隣接して独立して実装されるチップ部品間の距離を短縮して回路基板の実装面積を小さくする方法としては、回路基板の表面沿いの方向に限られていた。これに対して、第2実施形態の変形例の電子部品

集合体7では、回路基板23上にその表面沿いの方向とは直交する方向に上記複数のチップ部品1、…、1が積層されるように実装することができて、回路基板23上での実装面積を小さくすることができる。すなわち、回路基板23上にその厚み方向に上記複数のチップ部品1、…、1が積層されるため、回路基板23上での実装面積は1個のチップ部品1の場合とさほど変わらなくなり、回路基板23上での実装面積をさらに小さくすることができる。

【0112】また、上記第2実施形態の別の変形例として、電極22、22に対応する2枚のシート状絶縁層2、2によりチップ部品1、1を接合固着するのではなく、一枚のシート状絶縁層24によりチップ部品1、1を接合固着して電子部品集合体26を構成し、かつ、キャリアとして補助シート6を使用して、電子部品集合体26を構成する積層されたチップ部品1、…、1を上下方向に積層された状態で回路基板23に実装するようにしてもよい。すなわち、キャリア型電子部品集合体27は、図20（A）～（C）に示すように、回路配線6aを有するキャリアとしての補助シート6が、電子部品集合体26の各チップ部品1の電極22、22と上記回路配線6aの各一端とが電氣的にそれぞれ接続され、かつ、上記補助シート6の下端部付近に上記回路各配線6aの他端が配置されて構成されている。上記回路各配線6aの他端が回路基板23の回路21の所定の電極に電氣的に接続されるように、回路基板23上にその厚み方向に上記複数のチップ部品1、…、1が積層されるように実装する。なお、キャリア型電子部品集合体26を回路基板23に実装するときには、吸着ノズル69により、最上層のチップ部品1の両端の電極22、22間の中間部の平らな吸着面27aを吸着保持するようにすればよい。

【0113】キャリア型電子部品集合体27を構成する回路配線6aを有する補助シート6として用いられる材質には、特に制約はないが、ポリイミド系樹脂やエポキシ系樹脂等の電気絶縁性に優れたものが好適である。

【0114】従来、隣接して独立して実装されるチップ部品間の距離を短縮して回路基板の実装面積を小さくする方法としては、回路基板の表面沿いの方向に限られていた。これに対して、第2実施形態の上記別の変形例の電子部品集合体27では、回路基板23上にその表面沿いの方向とは直交する方向に上記複数のチップ部品1、…、1が積層されるように実装することができて、回路基板23上での実装面積を小さくすることができる。すなわち、回路基板23上にその厚み方向に上記複数のチップ部品1、…、1が積層されるため、回路基板23上での実装面積は1個のチップ部品1の場合とさほど変わらなくなり、回路基板23上での実装面積をさらに小さくすることができる。

【0115】なお、上記各実施形態において、電子部品

集合体を構成するチップ部品は抵抗、コンデンサ等の品種、及びその容量、さらに、外形寸法は異なるものでもよく（図示せず）、またチップ部品数も2個以上であれば特に上限は不要である。

【0116】また、図1(B)の電子部品集合体5を単独で使用するものに限らず、図1の本発明の第1実施形態の別の変形例として、図22に示すように、粘着性を有する絶縁シート100を介して2個の電子部品集合体5、5を連結して1つの電子部品集合体として、2個の電子部品集合体5、5の吸着面の両方又はいずれか一方の吸着面を吸着ノズルで吸着保持して実装するようにしてもよい。

【0117】また、図12(C)の電子部品集合体8を単独で使用するものに限らず、図12の本発明の第1実施形態のさらに別の変形例として、図23に示すように、粘着性を有する絶縁シート101を介して2個の電子部品集合体8、8を連結して1つの電子部品集合体として、2個の電子部品集合体8、8の吸着面の両方又はいずれか一方の吸着面を吸着ノズルで吸着保持して実装するようにしてもよい。また、図23の電子部品集合体を絶縁シート101を介してさらに別の図23の電子部品集合体と連結して、図24に示すように、1つの電子部品集合体として、4個の電子部品集合体8、…、8の吸着面の全て又は任意の吸着面を吸着ノズルで吸着保持して実装するようにしてもよい。

【0118】また、複数のチップ部品1、1を互いに対向する積層面に接着剤を介在させて固定するものに限らず、積層された複数のチップ部品1、…、1の一つの側面に接着剤を塗布して互いに固定するようにしてもよい。

【0119】また、図25から図28に示すように、上記電子部品集合体の製造を行う電子部品集合体製造装置210を多機能型及び高速機型の部品実装装置内にそれぞれ組み込むようにしてもよい。

【0120】すなわち、図25に示す電子部品集合体製造装置210では、モータなどの回転駆動装置204により所定角度毎に間欠的に回転可能な回転テーブル203を備え、回転テーブル203上には、複数のチップ部品1、…、1を収納可能な矩形枠型のチップ部品位置規制部材202、…、202が固定されている。この例では、回転テーブル203の間欠回転に従い、各チップ部品位置規制部材202は、チップ部品積層位置I、チップ部品位置規制位置II、絶縁シート貼り付け位置III、チップ部品固定位置IV、接着剤硬化位置V、チップ部品取出し位置VIに順に位置するようにしている。

【0121】まず、部品積層位置Iでは、複数のチップ部品1、…、1を矩形枠型のチップ部品位置規制部材202内に吸着ノズル208を使用して積層する。矩形枠型のチップ部品位置規制部材202は、その内側のチップ部品収納空間が1個のチップ部品1の外形より若干大

きく形成されており、後述する部品規制位置IIで位置規制が可能となるようにしている。この部品積層位置Iでは、最下位のチップ部品1に対しては、図13に示すように、その上面である積層面の両端部に絶縁シートなどの絶縁層2が配置された状態で、吸着ノズル208で吸着保持されてチップ部品位置規制部材202内に収納される。次いで、同様に、下から2番目のチップ部品1に対しても、その上面である積層面の両端部に絶縁シートなどの絶縁層2が配置された状態で、吸着ノズル208で吸着保持されてチップ部品位置規制部材202内に収納されて、最下位のチップ部品1上に積載される。所定数のチップ部品1、…、1が積層されると、回転テーブル203の間欠回転に従い、次のチップ部品位置規制位置IIに移動する。

【0122】チップ部品位置規制位置IIでは、チップ部品1の幅方向と長手方向の両方に位置規制を行う。すなわち、図28に示すように、矩形枠型のチップ部品位置規制部材202は、その回転テーブル外周側の壁202eには上下方向に延びた開口202hを有している。この開口202hを貫通し、かつ、チップ部品収納空間内のチップ部品1の回転テーブル外周側の側面に当接する押圧板202dが配置されて、エアシリンダ202cにより押圧駆動されて、複数のチップ部品1、…、1が、一斉に、チップ部品位置規制部材202の回転テーブル内周側の規制壁202gに当接して位置規制されるようにしている。また、チップ部品収納空間内のチップ部品1の回転テーブル周方向の例えば反時計方向側の側面に当接する押圧板202bが配置されて、エアシリンダ202aにより押圧駆動されて、複数のチップ部品1、…、1が、一斉に、チップ部品位置規制部材202の回転テーブル周方向の時計方向側の規制壁202fに当接して位置規制されるようにしている。このようにして、複数のチップ部品1、…、1がその幅方向と長手方向の両方に位置規制が行われて揃えられ、回転テーブル203の間欠回転に従い、次の絶縁シート貼り付け位置IIIに移動する。

【0123】絶縁シート貼り付け位置IIIでは、最上位置のチップ部品1の両方の電極22、22の上面に、テープ200に巻き取られている絶縁シート2、2を個別に吸着ノズル201により取り出して、貼り付けて絶縁を行う。このようにして、最上位置のチップ部品1の電極22、22の絶縁が行われると、回転テーブル203の間欠回転に従い、次のチップ部品固定位置IVに移動する。

【0124】チップ部品固定位置IVでは、チップ部品位置規制部材202の開口202h内に、上下方向沿いに積層された複数のチップ部品1、…、1の回転テーブル外周側の側面に、接着剤110を接着剤塗布装置205の塗布ノズル205aから塗布すると、回転テーブル203の間欠回転に従い、次の接着剤硬化位置Vに移動

する。

【0125】接着剤硬化位置Vでは、塗布された接着剤110を硬化装置206で加熱のたは紫外線照射して硬化させて、積層された複数のチップ部品1、…、1を互いに固着させて、電子部品集合体5を形成する。電子部品集合体5を形成すると、回転テーブル203の間欠回転に従い、次のチップ部品取出し位置V1に移動する。

【0126】チップ部品取出し位置V1では、チップ部品位置規制部材202内に収納された電子部品集合体5の最上面の吸着面を吸着ノズル207により吸着して、チップ部品位置規制部材202内から取り出し、90度回転させたのち、電子部品集合体5を回路基板22に実装する。チップ部品位置規制部材202内から電子部品集合体5が取り出されると、回転テーブル203の間欠回転に従い、空のチップ部品位置規制部材202がチップ部品積層位置Iに移動して、上記したように、複数のチップ部品1、…、1の積層を開始する。

【0127】このようにして、回転テーブル203の回転に従い、複数のチップ部品1、…、1がチップ部品位置規制部材202内に積層されて電子部品集合体5が製造されて基板22に実装されていく。

【0128】なお、チップ部品積層位置Iにおいて、絶縁シートの代わりに絶縁性接着剤を各電極の上面又は下面（ただし、最下位のチップ部品の下面が実装面の場合にはその下面を除く。）にのみ配置するようにして、接着剤が硬化しないうちにチップ部品位置規制位置11でチップ部品の位置規制を行うようにすれば、チップ部品固定位置IVが不要となる。

【0129】また、部品積層位置Iにおいて、1個のチップ部品1を矩形枠型のチップ部品位置規制部材202内に吸着ノズル208を使用して積層する毎に、積載されたチップ部品1の少なくとも電極上に、吸着ノズル201を使用して絶縁シート2、2を貼り付けるようにしてもよい。このようにすれば、絶縁シート貼り付け位置111で行う絶縁シート貼り付け動作を不要にすることができ、絶縁シート貼り付け位置111を省略することができる。又は、絶縁シート貼り付け位置111では最上部のチップ部品1の少なくとも電極上に、吸着ノズル201を使用して絶縁シート2、2を貼り付けるようにしてもよい。

【0130】また、部品積層位置Iにおいて、1個のチップ部品1を矩形枠型のチップ部品位置規制部材202内に吸着ノズル208を使用して積層し、押圧板202dと押圧板202bのそれぞれのエアシリンダの駆動によりチップ部品1がその幅方向と長手方向の両方に位置規制が行われて揃えたのち、積載され揃えられたチップ部品1の少なくとも電極上に、吸着ノズル201を使用して絶縁シート2、2を貼り付けるようにしてもよい。このようにすれば、チップ部品位置規制位置11で行うチップ部品位置規制動作、及び、絶縁シート貼り付け位置

111で行う絶縁シート貼り付け動作がそれぞれ不要になり、チップ部品位置規制位置11及び絶縁シート貼り付け位置111を省略することができる。又は、2つの位置11及び111での両方の動作を不要にするのではなく、チップ部品位置規制位置11でのみ、全体のチップ部品位置規制動作を行い、絶縁シート貼り付け位置111を省略するか、又は、絶縁シート貼り付け位置111では最上部のチップ部品1の少なくとも電極上に、吸着ノズル201を使用して絶縁シート2、2を貼り付けを行い、チップ部品位置規制位置11を省略するようにしてもよい。

【0131】また、この装置では、上記した工程に限られるものではなく、上記各位置での装置を適宜変更して、先の実施形態において説明した図3などの電子部品集合体製造方法を行うようにしてもよい。

【0132】図26には、上記電子部品集合体製造装置210が組み込まれた多機能型の部品実装装置を示す。

【0133】図26において、210は上記電子部品集合体製造装置、220は多数のチップ部品が収納されて1個ずつ取り出し位置に供給可能な部品供給カセットなどから構成されるチップ部品供給装置、221はXYテーブルなどから構成される回路基板位置決め装置、222は回路基板23に実装すべき多数の部品が収納されて1個ずつ取り出し位置に供給可能な部品供給カセットなどから構成される部品供給装置、223は複数例えば5本の吸着ノズルを有する実装ヘッド、224は実装ヘッド223をXY方向に移動させるXYロボット、225は基板搬送装置である。よって、基板搬送装置225により搬送された基板23が回路基板位置決め装置221により位置決めされる。実装ヘッド223はXYロボット224により駆動されて、部品供給装置222に移動し、部品供給装置222から供給される複数の部品を複数の吸着ノズルで吸着保持したのち、位置や姿勢認識動作後に、回路基板位置決め装置221により位置決めされた回路基板23に実装する。また、実装ヘッド223はXYロボット224により駆動されて、電子部品集合体製造装置210に移動し、電子部品集合体製造装置210から供給される電子部品集合体を吸着ノズルで吸着保持したのち、回路基板位置決め装置221により位置決めされた回路基板23に実装する。このとき、必要に応じて、電子部品集合体を90度回転させたのち、位置決めして回路基板23に実装するようにしてもよい。このような実装動作の間、電子部品集合体製造装置210では電子部品集合体が連続的に製造され続ける。

【0134】このような構成によれば、電子部品集合体の製造と基板への部品実装とを並行して同時的に行うことができる。

【0135】また、図27には、上記電子部品集合体製造装置210が組み込まれた高速機型の部品実装装置を示す。

【0136】図27において、210は上記電子部品集合体製造装置、220は多数のチップ部品が収納されて1個ずつ取り出し位置に供給可能な部品供給カセットなどから構成されるチップ部品供給装置、231はXYテーブルなどから構成される回路基板位置決め装置、222は回路基板23に実装すべき多数の部品が収納されて1個ずつ取り出し位置に供給可能な部品供給カセットなどから構成される部品供給装置、233は多数の吸着ノズルを間欠的に回転駆動するロータリーヘッド、234は多数の吸着ノズルを間欠的に回転駆動するチップ部品供給用ロータリーヘッド、235は基板搬送装置である。よって、基板搬送装置235により搬送された基板23が回路基板位置決め装置231により位置決めされる。ロータリーヘッド233により多数の吸着ノズルが間欠的に回転駆動される一方、ロータリーヘッド233の部品吸着位置には部品供給装置駆動装置230により所望の部品供給装置222が一軸方向に高速で進退して位置決めさせ、位置決めされた部品供給装置222から部品が供給されて当該部品をロータリーヘッド233の吸着ノズルで吸着保持したのち、ロータリーヘッド233により間欠的に回転されて、位置や姿勢認識動作後に、回路基板位置決め装置221により位置決めされた回路基板23に次々に実装する。また、ロータリーヘッド233が電子部品集合体供給位置に位置したとき、電子部品集合体製造装置210から供給される電子部品集合体をロータリーヘッド233の吸着ノズルで吸着保持したのち、位置や姿勢認識動作後に、回路基板位置決め装置231により位置決めされた回路基板23に実装する。このとき、必要に応じて、電子部品集合体を90度回転させたのち、位置決めして回路基板23に実装するようにしてもよい。このような実装動作の間、電子部品集合体製造装置210では、チップ部品供給装置220、…、220から供給されるチップ部品1、…、1をチップ部品供給用ロータリーヘッド234の間欠回転駆動により電子部品集合体製造装置210に連続的に供給して電子部品集合体が連続的に製造され続ける。

【0137】このような構成によれば、電子部品集合体の製造と基板への部品実装とを並行して同時的に行うことができる。

【0138】なお、上記各部品実装装置の電子部品集合体製造装置210において、電子部品集合体を実装ヘッド223又はロータリーヘッド233の吸着ノズルに供給するとき、電子部品集合体製造装置210から直接供給するものに限らず、電子部品集合体製造装置210で製造された電子部品集合体を予め製造しておき、一時的にトレイやベルトコンベヤなどの保持部材に保持するようにし、保持部材から供給される電子部品集合体を上記吸着ノズルにより吸着保持して実装するようにしてもよい。

【0139】また、液状絶縁層を使用した電子部品集合

体とシート状絶縁層を使用した電子部品集合体の組み合わせも可能である。例えば、1個のチップ部品同士の固着はシート状絶縁層で行い、そのように積層された電子部品集合体同士の固着は液状絶縁層で行うことができる。

【0140】また、上記各実施形態では、接着層として、絶縁機能と接着機能の両方の機能を有する絶縁層を使用する場合について説明したが、これに限るものではなく、上記接着層は、上記積層された電子部品の上記積層面の互いに対向する電極に配置されて上記積層された電子部品の上記積層面の互いに対向する電極間を絶縁する絶縁層と、上記積層された電子部品同士を固着させる接着剤とを備えるように構成してもよい。すなわち、図29に示すように、上記接着層を構成する上記絶縁層の一例として機能する一枚の粘着性絶縁シート103を隣接するチップ部品1、1の電極22、22間に配置して絶縁層を構成したのち、図31に示すように、上記接着層を構成する上記接着剤の一例として機能する絶縁性の無い接着剤105でチップ部品1、1を互いに固着するようにしてもよい。

【0141】また、この場合、隣接するチップ部品1、1の電極22、22の両方に一枚の粘着性絶縁シート103をそれぞれ配置するものに限らず、図32に示すように、いずれか一方の電極22に対してのみ一枚の粘着性絶縁シート103を配置するようにしてもよい。また、一枚の粘着性絶縁シート103で両端部の電極22、22を絶縁させるものに限らず、図30に示すように、2枚の粘着性絶縁シート103で両端部の電極22、22をそれぞれ絶縁させるようにしてもよい。

【0142】上記接着剤又は接着層の特性として高強度が必要な場合には、 80 kgf/cm^2 以上とし、電気絶縁が必要な場合には、 $1 \times 10^{10} \Omega$ 以上とし、低吸水性が必要な場合には、 $50\text{ wt}\%$ 以上とする。

【0143】また、接着剤又は接着層の材質としては、モノマーとして、エポキシ系、ビスフェノールA、ビスフェノールF、アミノフェノール型、フェトルノボラック型があり、硬化剤としては、イミダゾール系、アミン系、アミンアダクト系、ヒトラジン系、イソシアネート系があり、フィラーとしては、シリカ、アルミナ、タルク、フッ化ホウソ、マイカがあり、これらのモノマー、硬化剤、及び、フィラーの中では、任意のものを選択して適宜組合わせることができる。また、他の接着剤又は接着層として、モノマーとして脂環式、硬化剤として酸無水物系、及び、フィラーとしてウイスキー又は窒化アルミを組み合わせ使用することができる。接着剤又は接着層の1つの実施例としては、ビスフェノールA型エポキシが100重量部、2-メチルイミダゾールアジンが7重量部、シリカ(SiO_2)が20重量部とする。

【0144】また、各チップ部品1において、絶縁すべき電極の面は、少なくとも積層される積層面に位置する

電極の面であり、さらに好ましくは、実装時に露出して他の部品との電氣的接触を防止する必要がある電極面も絶縁するようにしたほうが電氣的安定性の観点から好ましい。

【0145】

【実施例】以下に、本発明の上記第1及び第2実施形態にかかる電子部品集合体及びその実装方法の具体的な実施例を挙げる。

<実施例1～実施例4>チップ部品間の絶縁材料として、以下の樹脂を用いた。

【0146】シート状絶縁層としては、エポキシ系樹脂（膜厚＝50μm、日東電工社製）を使用した。

【0147】ペースト（液状絶縁層）としては、エポキシ系樹脂（油化シェルエポキシ社製）を使用した。

【0148】そして、上記絶縁材料と10個のチップ部品（寸法：1.0mm×0.5mm×0.25mm）とを用いて、電子部品集合体をそれぞれ作製し、回路基板上に実装したサンプルを作製した（実施例1～実施例4）。

【0149】実施例1は図13の電子部品集合体3に対応し、実施例2は図1の電子部品集合体5に対応し、実施例3は図19（C）の電子部品集合体7に対応し、実施例4は図12（C）の電子部品集合体8に対応する。

<比較例1>比較例1として、図21に示すように、回*

	実装面積 (mm ²)	部品ズレ率 (%)	部品実装時間 (秒)
実施例1	2.695	0	0.1
実施例2	2.398	0	0.1
実施例3	0.8	0	0.1
実施例4	0.8	0	0.1
比較例1	6.2	30	10

【0156】表1より、本発明の実施形態の実施例による電子部品集合体及びその実装方法は、チップ部品の実装面積が小さく、実装されたチップ部品がズレることなく、またチップ部品の実装時間が短いという結果が得られた。

【0157】

【発明の効果】本発明の電子部品集合体及びその実装方法によれば、電子部品の位置ズレ不良を引き起こすことなく、回路基板などの被実装体への電子部品の実装面積を小さくし、実装時間を大幅に短縮することができる。

【0158】すなわち、本発明の電子部品集合体及びその実装方法によれば、複数の電子部品をそれぞれ個別に回路基板などの被実装体の実装するのではなく、複数の電子部品を互いに長手方向と直交する方向に、かつ、横方向に積層し、かつ、隣接電子部品の電極間には絶縁層を配置して隣接電子部品を互いに固着して電子部品集合

* 回路基板上の隣接するチップ部品10（寸法：1.0mm×0.5mm×0.2mm）間の距離を0.3mmとして10個実装したサンプルを作製した。なお、図21において、参照符号11は回路基板上の基板電極、12は回路基板上での10個のチップ部品10、…、10の実装面積である。

【0150】上記のようにして得られた実装サンプルについて各種特性を測定した。その測定方法は以下の通りである。

10 【0151】1）実装面積：作製した実装サンプルの基板電極を含む回路基板の実装面積（例えば図21では基板電極11を含む回路基板の実装面積12）を測定した。

【0152】2）部品ズレ率：自動電子部品実装装置（図示せず）にて、部品実装後にチップ部品が基板電極から0.1mm以上離れている部品数（n）を測定し、 $(n/10) \times 100 (\%)$ を部品ズレ率とした。

20 【0153】3）部品実装時間：実装速＝0.1秒/1個の自動電子部品実装機（図示せず）にてチップ部品を回路基板上に実装した際に要した時間を測定した。

【0154】各サンプルの特性測定結果を表1に示す。

【0155】

【表1】

体を構成しているため、複数の電子部品間の位置ズレを防止することができ、かつ、実装面積を小さくすることができる。

40 【0159】また、本発明の電子部品集合体によれば、隣接電子部品の電極間には絶縁層を配置し、隣接電子部品の電極以外の部分には絶縁層がなく、放熱用空間が確保できるため、電子部品の発熱時に放熱作用を行わせることができる。

【0160】また、本発明の電子部品集合体及びその実装方法によれば、複数の電子部品で構成される電子部品集合体を1つの部品として取り扱うことにより回路基板などに実装することができるため、複数の電子部品をそれぞれ実装する場合と比較して、実装工程に要する時間が短縮できる。

50 【0161】また、本発明の電子部品集合体及びその製造方法によれば、電子部品集合体を部品収納部材に収納

するとき、上下方向に2個の積層された電子部品より構成する電子部品集合体を90度回転させて横方向に積層された状態として、電子部品集合体の実装時に電子部品集合体の吸着面を上面に向くようにしたのち、その状態で部品収納部材に収納するようにすれば、電子部品集合体の実装時に部品収納部材内の電子部品集合体の吸着面を吸着ノズルで吸着すれば、電子部品集合体の全ての電極を回路基板に対向させることができ、従来の実装方法のまま、挟隣接実装が可能になる。また、電子部品集合体を回路基板などに実装するときに電子部品集合体を90度回転させようすると実装ヘッドの構造が複雑化するが、上記したように、部品収納部材に収納するときに予め90度回転させて吸着面が上向きになるようにすれば、実装時に電子部品集合体を90度回転させる必要がなくなり、実装ヘッドの構造を複雑化させることがない。

【0162】また、電子部品を吸着ノズルで吸着するとき、吸着ノズルは外径が小さくなるほど製作が困難であり、かつ、ゴミ等の影響を受けやすくなるので小さくするのは現実的に困難であるため、従来の実装状態のように1個の電子部品の幅より吸着ノズルの外径が大きいためはみ出してしまう部分がある。このような状態で電子部品を吸着ノズルで吸着したのち回路基板などに実装すると、吸着ノズルのはみ出した部分が、既に回路基板に実装されている他の部品に当たらないようにする必要がある、電子部品を挟隣接ピッチで実装するのに一番問題となる点である。

【0163】これに対して、本発明の電子部品集合体及びその実装方法では、電子部品が積層されて構成された電子部品集合体の実装は、電子部品集合体において電子部品自体が既に挟隣接ピッチに配置され、かつ、固着されてる上に、吸着ノズルにより吸着可能な吸着面を1個の電子部品の幅より大きく、具体的には、複数の電子部品の幅まで大きくすることができるので、実装動作が安定して行える。また、吸着ノズルと既に実装された他の部品との接触が無くなる為、電子部品同士の挟隣接ピッチでの実装が可能になる。

【図面の簡単な説明】

【図1】 (A)、(B)はそれぞれ本発明の第1実施形態にかかる電子部品集合体及び電子部品集合体の実装方法において、電子部品集合体の製造方法を示す工程図及び電子部品集合体の実装方法により電子部品集合体を回路基板に実装した状態の斜視図である。

【図2】 上記第1実施形態の電子部品集合体の製造方法を実施することができるチップ部品積層装置の透視的な概略斜視図である。

【図3】 上記電子部品集合体の製造方法のフローチャートである。

【図4】 上記電子部品集合体の製造方法においてチップ部品に接着剤を塗布する状態の説明図である。

【図5】 上記電子部品集合体の製造方法においてチップ部品を積層する状態の説明図である。

【図6】 上記電子部品集合体の製造方法においてチップ部品を90度回転させる状態の説明図である。

【図7】 上記電子部品集合体の製造方法において電子部品集合体を吸着ノズルで吸着する状態の説明図である。

【図8】 (A)、(B)はそれぞれ上記電子部品集合体の製造方法において3個のチップ部品を積層する状態の説明図及び積層された2個チップ部品の上に、積層された2個チップ部品を積層する状態の説明図である。

【図9】 上記電子部品集合体の製造方法においてマーク付き積層チップ部品の斜視図である。

【図10】 上記電子部品集合体の製造方法において一対の規正部材の規制によりチップ部品の位置決めを行う状態を示す説明図である。

【図11】 (A)、(B)はそれぞれ上記電子部品集合体の製造方法において複数のチップ部品1、…、1の積層を同時に、かつ、連続的に行う場合を示す説明図である。

【図12】 (A)、(B)、(C)はそれぞれ本発明の第1実施形態の変形例にかかる電子部品集合体及び電子部品集合体の実装方法において、電子部品集合体の製造方法を示す工程図及び電子部品集合体の実装方法により電子部品集合体を回路基板に実装した状態の斜視図である。

【図13】 (A)、(B)はそれぞれ本発明の第2実施形態にかかる電子部品集合体及び電子部品集合体の実装方法において、電子部品集合体の製造方法を示す工程図及び電子部品集合体の実装方法により電子部品集合体を回路基板に実装した状態の斜視図である。

【図14】 本発明の第2実施形態にかかる電子部品集合体及び電子部品集合体の実装方法のフローチャートである。

【図15】 (A)、(B)はそれぞれチップ部品にシート状絶縁層を溶着する状態の説明図及び溶着後の電子部品の説明図である。

【図16】 (A)、(B)はそれぞれチップ部品に粘着層を転写する状態の説明図及び転写後の電子部品の説明図である。

【図17】 チップ部品の電極の幅とランドの幅との関係を示す説明図である。

【図18】 (A)、(B)はそれぞれ本発明の第1実施形態にかかる電子部品集合体を吸着ノズルで吸着して実装する状態の説明図及び従来の実装方法においてチップ部品を1個ずつ吸着ノズルで吸着して実装する状態の説明図である。

【図19】 (A)、(B)、(C)はそれぞれ本発明の第2実施形態の変形例にかかる電子部品集合体及び電子部品集合体の実装方法において、電子部品集合体の製

造方法を示す工程図及び電子部品集合体の実装方法により電子部品集合体を回路基板に実装した状態の斜視図である。

【図20】 (A), (B), (C)はそれぞれ本発明の第2実施形態の別の変形例にかかる電子部品集合体及び電子部品集合体の実装方法において、電子部品集合体の製造方法を示す工程図及び電子部品集合体の実装方法により電子部品集合体を回路基板に実装した状態の斜視図である。

【図21】 従来のチップ部品の回路基板への実装状態を示す平面図である。

【図22】 図1の本発明の第1実施形態の別の変形例として、絶縁シートを介して2個の電子部品集合体を連結して1つの電子部品集合体として実装する状態を説明する斜視図である。

【図23】 図12の本発明の第1実施形態のさらに別の変形例として、絶縁シートを介して2個の電子部品集合体を連結して1つの電子部品集合体として実装する状態を説明する斜視図である。

【図24】 図23の電子部品集合体を絶縁シートを介してさらに別の図23の電子部品集合体と連結して、1つの電子部品集合体として実装する状態を説明する斜視図である。

【図25】 本発明の他の実施形態として電子部品集合体を製造する装置を示す斜視図である。

【図26】 図25の電子部品集合体製造装置が組み込まれた多機能型の部品実装装置の部分的に透視図的に示された概略斜視図である。

【図27】 図25の電子部品集合体製造装置が組み込まれた高速機型の部品実装装置の部分的に透視図的に示された概略斜視図である。

【図28】 図25の電子部品集合体製造装置のチップ部品位置規制部材の拡大平面図である。

【図29】 上記実施形態において、一枚の絶縁層を隣接するチップ部品間に配置して互いに絶縁層の有する粘着性をもってチップ部品を固着する変形例を示す説明図である。

【図30】 上記実施形態において、2枚の絶縁層を隣接するチップ部品の電極間に配置して互いに絶縁層の有する粘着性をもってチップ部品を固着する変形例を示す説明図である。

【図31】 図30の変形例において対向電極間に2枚の絶縁層を配置する状態の電極間部分の拡大図である。

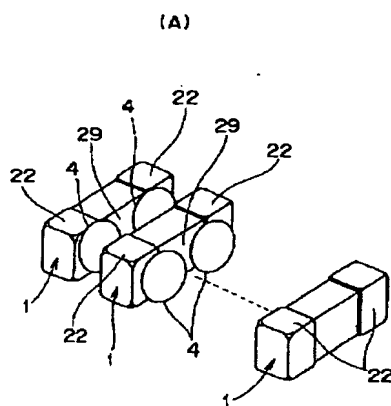
【図32】 図30の変形例において対向電極間に1枚

の絶縁層を配置する状態の電極間部分の拡大図である。

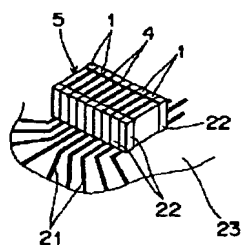
【符号の説明】

1…チップ部品、2…絶縁層、3, 5, 7, 8…電子部品集合体、3a, 5a…吸着面、4…絶縁性接着剤、5a…吸着面、6…補助シート、6a…回路配線、7a, 8a…吸着面、21…回路、22…チップ部品電極、23…回路基板、24…絶縁層、26, 27…電子部品集合体、27a…吸着面、29…放熱用空間、30…送りリール、31…巻取リール、32…加熱加圧ツール、32a…加圧部、33…絶縁性粘着フィルム、34…ベースフィルム、35…粘着層、36…加圧ツール、40…マーク、41, 42…規制部材、41a, 42a…規制縁部、41b, 42b…係止突起、43…隙間、44…規制板、45…隙間、68…XYロボット、69…吸着ノズル、70…部品供給部、70a…部品供給カセット、71…吸着ヘッド、72…絶縁性接着剤塗布装置、72a…塗布ノズル、73…認識装置、74…Y方向移動装置、75…X方向移動装置、76…Y方向駆動モータ、77…X方向駆動モータ、78…チップ部品載置テーブル、78a…吸引孔、79…チップ部品認識装置、80…モータ、81…Y方向移動装置、81a…Y方向移動装置本体、82…ネジ軸、83…電子部品集合体収納部、83a…部品収納カセット、84…硬化装置、85…実装装置出入口、90…吸着ブロック、90a…吸着面、100, 101, 102, 103…絶縁シート、105…接着剤、200…テープ、201…吸着ノズル、202…矩形枠型のチップ部品位置規制部材、202a…エアシリンダ、202b…押圧板、202c…エアシリンダ、202d…押圧板、202f…回転テーブル周方向の時計方向側の規制壁、202g…回転テーブル内周側の規制壁、202h…開口、203…回転テーブル、204…回転駆動装置、205…接着剤塗布装置、205a…塗布ノズル、206…硬化装置、207…吸着ノズル、208…吸着ノズル、210…電子部品集合体製造装置、220…チップ部品供給装置、221…回路基板位置決め装置、222…部品部品供給装置、223…実装ヘッド、224…XYロボット、225…基板搬送装置、230…部品供給装置駆動装置、231…基板位置決め装置、233…ロータリーヘッド、234…チップ部品供給用ロータリーヘッド、235…基板搬送装置、1…チップ部品積層位置、11…チップ部品位置規制位置、111…絶縁シート貼り付け位置、IV…チップ部品固定位置、V…接着剤硬化位置、VI…チップ部品取出し位置。

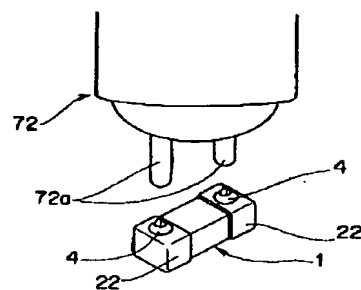
【図1】



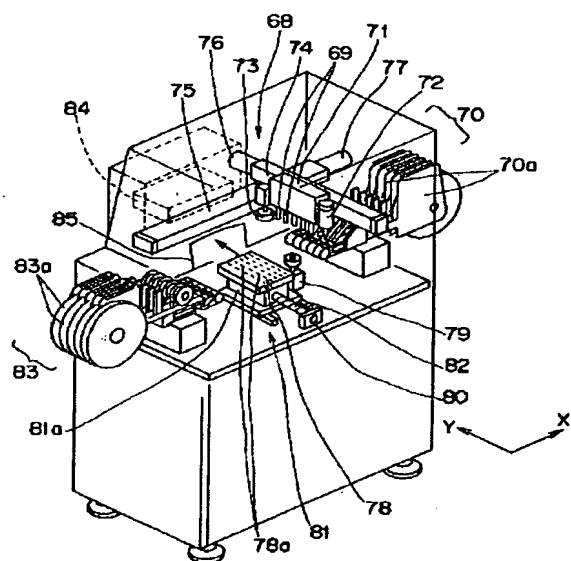
(B)



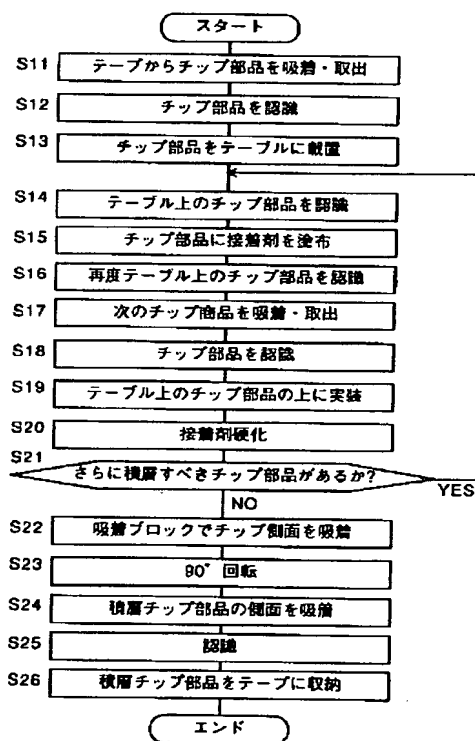
【図4】



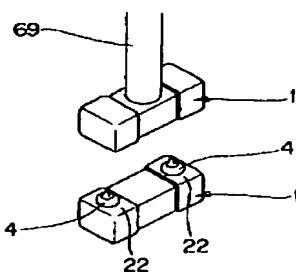
【図2】



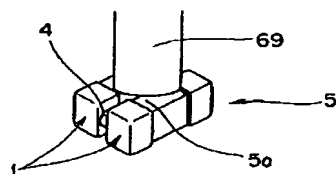
【図3】



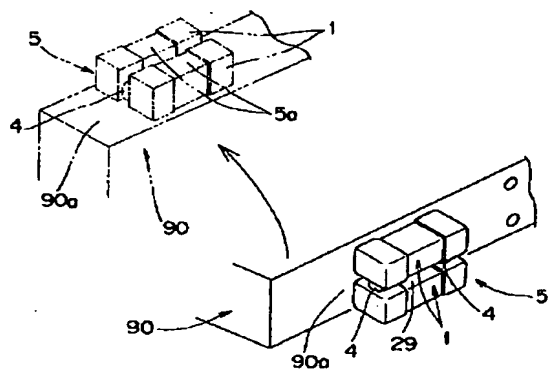
【図5】



【図7】

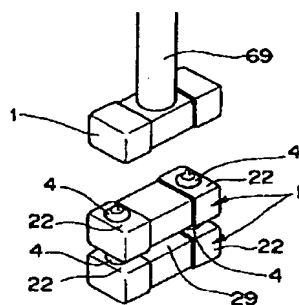


【図6】

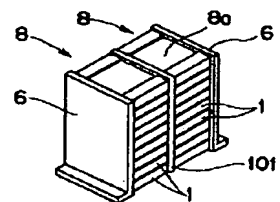


【図8】

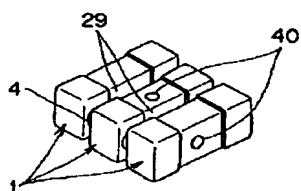
(A)



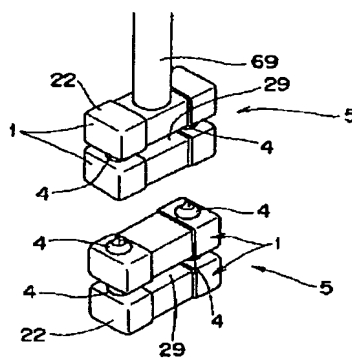
【図23】



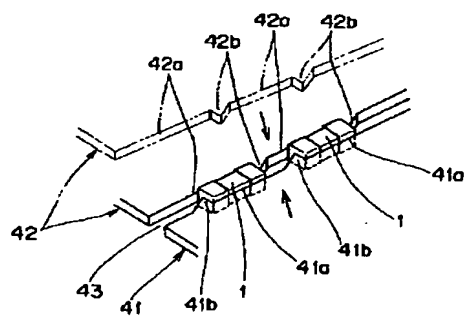
【図9】



(B)

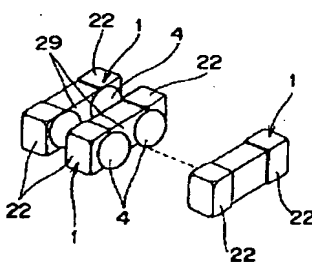


【図10】

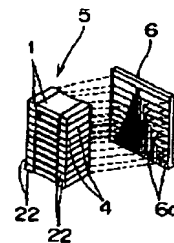


【図12】

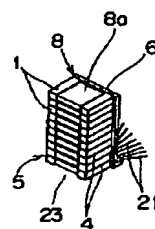
(A)



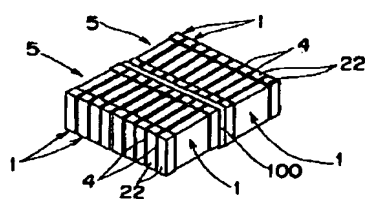
(B)



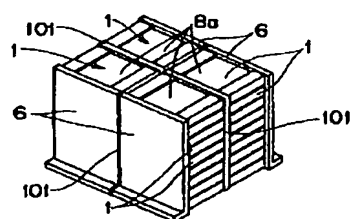
(C)



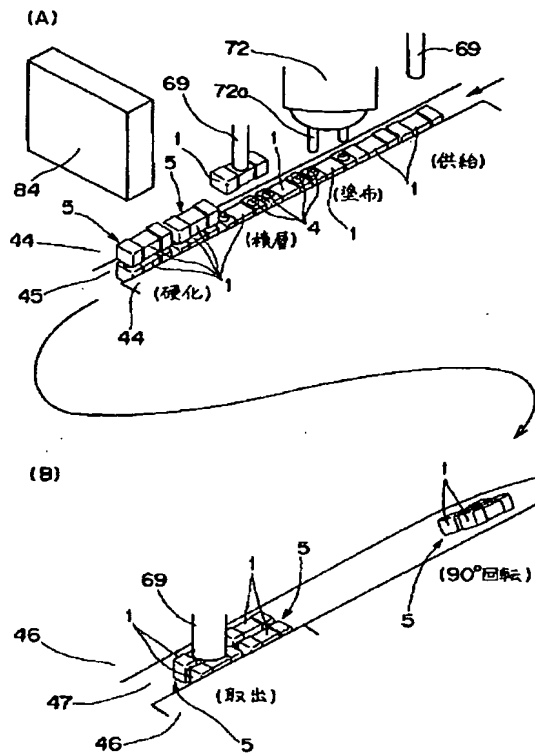
【図22】



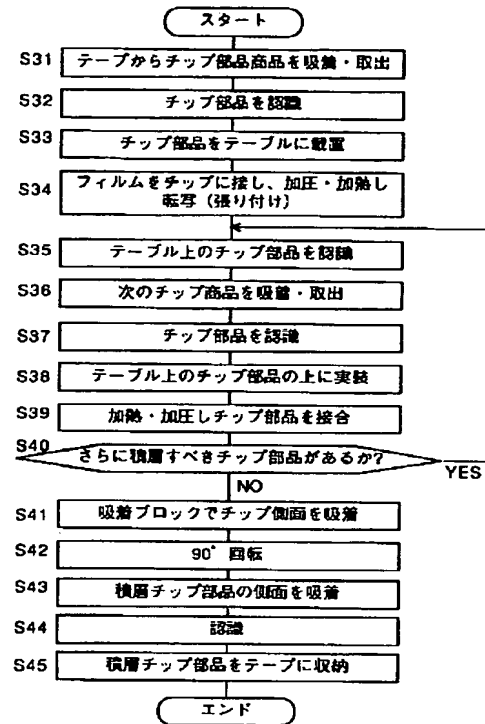
【図24】



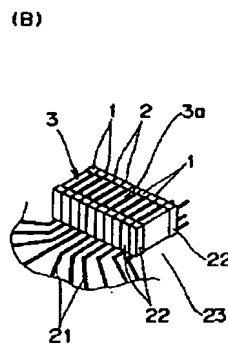
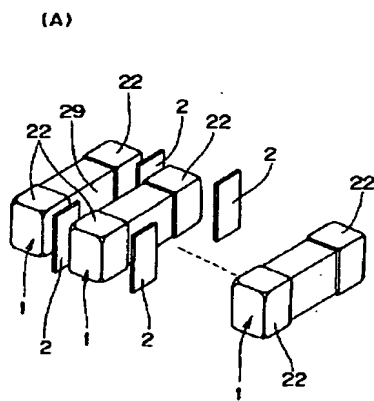
【図11】



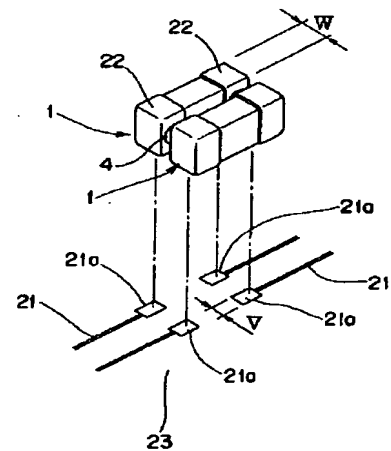
【図14】



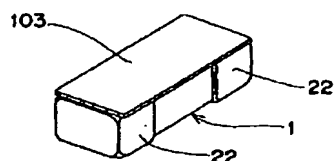
【図13】



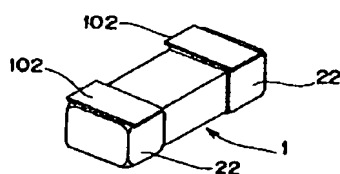
【図17】



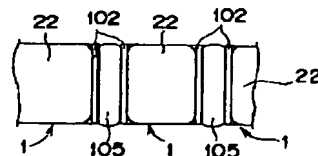
【図29】



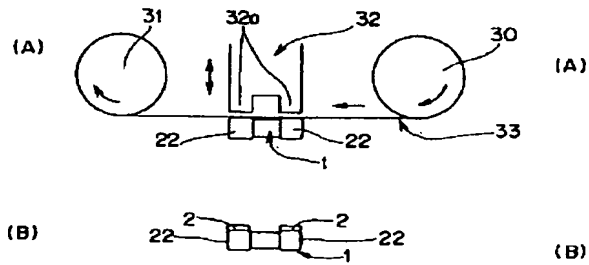
【図30】



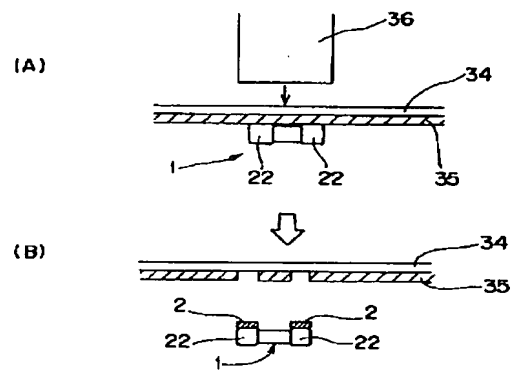
【図31】



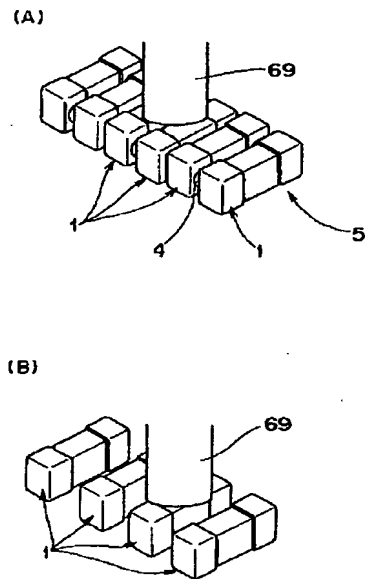
【図15】



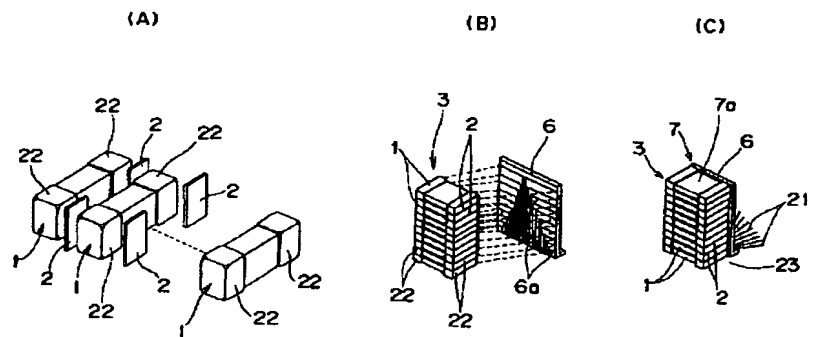
【図16】



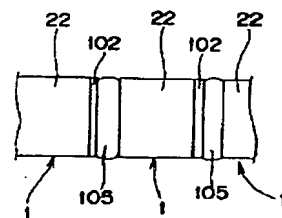
【図18】



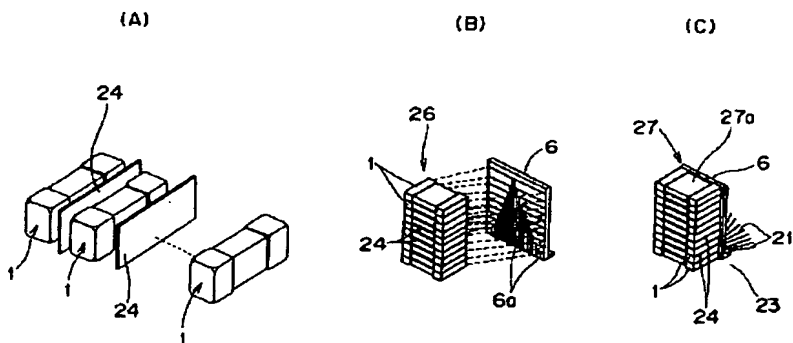
【図19】



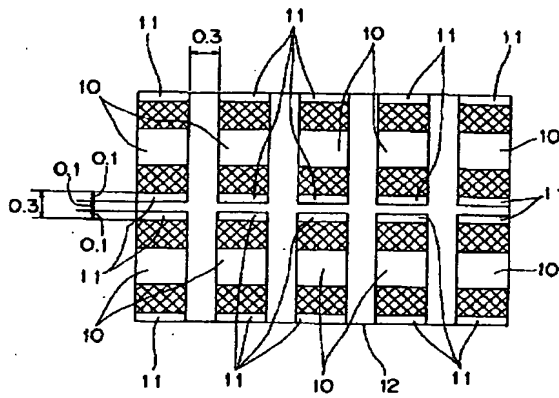
【図32】



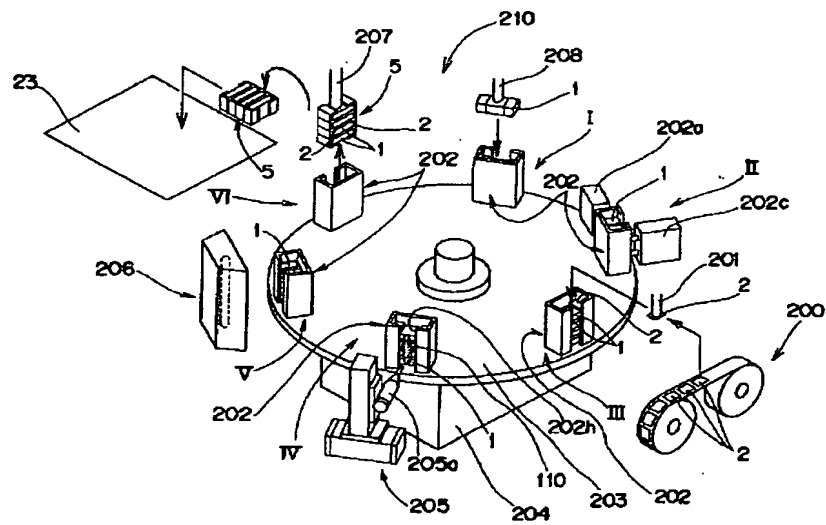
【図20】



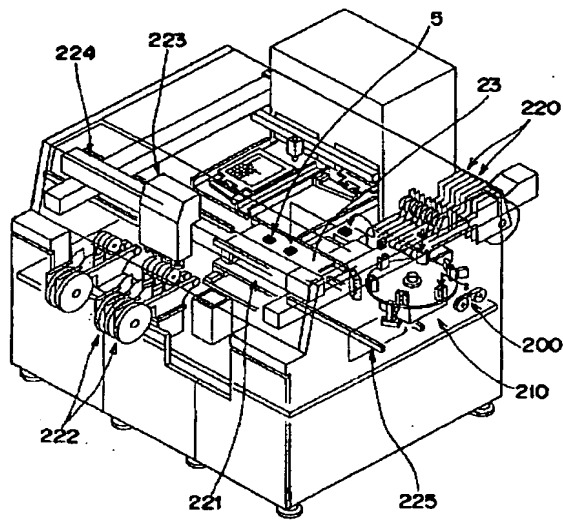
【図21】



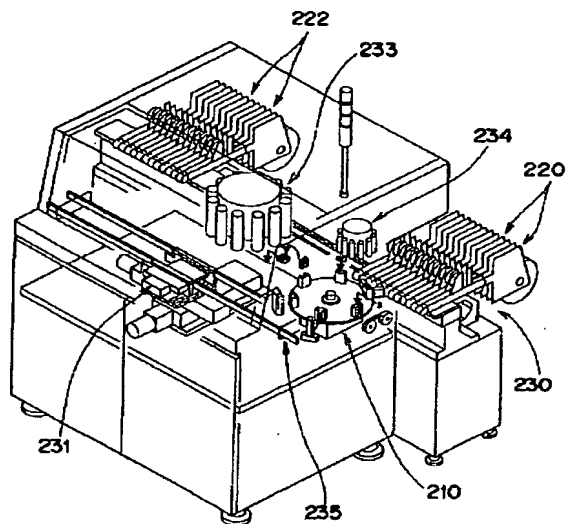
【図25】



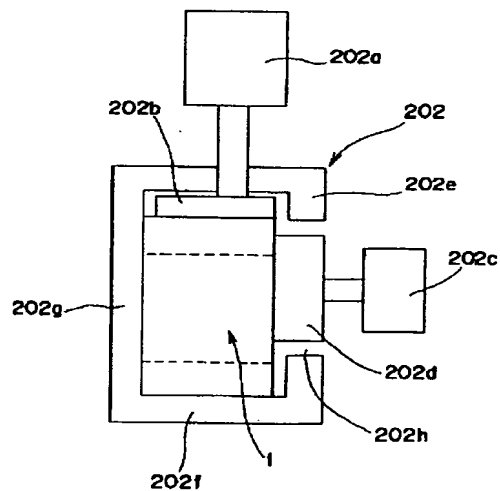
【図26】



【図27】



【図28】



フロントページの続き

(72)発明者 中田 幹也
大阪府門真市大字門真1006番地 松下電器
産業株式会社内
(72)発明者 酒井 良典
大阪府門真市大字門真1006番地 松下電器
産業株式会社内

(72)発明者 和田 義則
大阪府門真市大字門真1006番地 松下電器
産業株式会社内
(72)発明者 森 和弘
大阪府門真市大字門真1006番地 松下電器
産業株式会社内

F ターム(参考) SE336 AA12 CC32 CC43 CC51 EE07